

PFESiP EP-1 Evaluation Board

Sample program V1.0

NEC Electronics Corporation

NEC Micro Systems, Ltd.

2008.1.28

注意) PFESiP EP-1 は、専用マイコンと ASIC を SiP 技術で 1 パッケージ化した NEC エレクトロニクスの製品です。

PFESiP/V850EP1 は、PFESiP EP-1 専用マイコンです。

ご注意：

本ソフトウェアはあくまで参考用であり、当社がこの動作を保証するものではありません。

本ソフトウェアを使用する場合は、お客様のセット上で十分な評価を行ったうえでご使用いただきますようお願いいたします。

概要

本サンプル・プログラムは、PFESiP EP-1 Evaluation Board の動作を確認するための簡易プログラムです。

プログラムを実行すると、以下の動作を行います。

- ・ DIPSW(SW12)の状態を LED に表示します。
- ・ SW_INT7 ボタンを押すと LED の表示が反転し、一定時間後元の状態に戻ります。
- ・ SW_NMI ボタンを押すと LED の表示が反転し、徐々に元の状態に戻っていきます。

開発環境

開発環境は、下記の3種の組み合わせに対応しています。

[1] 【MULTI(GHS) + RTE-2000-TP】

コンパイラ : MULTI (Green Hills Software)

デバッガ : 同上

ICE : RTE-2000-TP (マイダス・ラボ)

[2] 【CA850 + RTE-2000-TP + ID850QB】

コンパイラ : CA850 (NEC エレクトロニクス)

デバッガ : ID850QB (NEC エレクトロニクス)

ICE : RTE-2000-TP (マイダス・ラボ)

[3] 【CA850 + MINICUBE + ID850QB】

コンパイラ : CA850 (NEC エレクトロニクス)

デバッガ : ID850QB (NEC エレクトロニクス)

ICE : MINICUBE (NEC エレクトロニクス)

ディレクトリ構成

+-- project 【開発環境別のプロジェクト・ファイル】

```
| |
|   +-- MULTI+RTE2000TP
|           : 開発環境[1]【MULTI(GHS) + RTE-2000-TP】
|   +-- CA850+RTE2000TP
|           : 開発環境[2]【CA850      + RTE-2000-TP + ID850QB】
|   +-- CA850+MINICUBE
|           : 開発環境[3]【CA850      + MINICUBE   + ID850QB】
|
```

+-- source 【ソース・ファイル】

```
|
|   +-- compiler 【コンパイラ依存プログラム
|               (スタートアップ, リンク・ディレクティブ等)】
|
|   +-- MULTI      : MULTI 用
|   +-- CA850      : CA850 用
|
|   +-- PFESiP_V850EP1 【デバイス依存プログラム(レジスタ定義, 設定等)】
```

ファイル構成

開発環境によって使用するファイルが異なります。

ファイル構成については、各開発環境別の `readme` を参照ください。

[1] 【MULTI(GHS) + RTE-2000-TP】	: readme_MULTI+RTE2000TP.txt
[2] 【CA850 + RTE-2000-TP + ID850QB】	: readme_CA850+RTE2000TP.txt
[3] 【CA850 + MINICUBE + ID850QB】	: readme_CA850+MINICUBE.txt