

PFESiP EP-1 Evaluation Board

Flash ROM Writer Utility V1.0

対象開発環境：GHS MULTI v4

NEC Electronics Corporation

NEC Micro Systems, Ltd.

2008.1.28

注意) PFESiP EP-1 は、専用マイコンと ASIC を SiP 技術で 1 パッケージ化した NEC エレクトロニクスの製品です。

PFESiP/V850EP1 は、PFESiP EP-1 専用マイコンです。

概要

本ユーティリティは、PFESiP EP-1 Evaluation Board(以降、評価ボードと略す)向けの Flash ROM ライタ・ユーティリティです。

デバッグ用カスタム・スクリプト・ファイルにダウンロードするプログラム・コードを記述した上で MUTLI(GHS 製)のデバッグを起動すると、自動的に評価ボードの Flash ROM に指定したプログラム・コードが書き込まれます。

なお、本ユーティリティは、GHS 製 MULTI v4 専用です。

ファイル一覧

readme.txt

TC58FVM7B5B.gpj プロジェクト・ファイル

TC58FVM7B5B 実行ファイル

TC58FVM7B5B.rc デバッグ用カスタム・スクリプト・ファイル

(本ファイルを編集して、ダウンロードするファイルを指定します)

ユーティリティ実行手順

本ユーティリティは、以下の手順で実行します。

- [1] ダウンロードするプログラム・コードの指定
- [2] 評価ボードの設定確認
- [3] デバッグ起動 (Flash ROM への書き込み実行)

次ページ以降、詳細に記します。

[1] ダウンロードするプログラム・コードの指定

ダウンロードするプログラム・コードは、TC58FVM7B5B.rc ファイルにて指定します。

TC58FVM7B5B.rc ファイルをテキスト・エディタで開き、最下行のコマンドを編集してください。

コマンド・フォーマットは下記の通りとなっていますので、<filename>の箇所に、ダウンロードする

プログラム・コード(ELF 形式)のファイル名をフル・パスで記してください。

【 Command format 】

```
r TC58FVM7B5B_16 elf 0 0 <filename> little
```

例えば、c ドライブのルート・ディレクトリにあるプログラム・コード : main をダウンロードしたい場合は、以下のように記述します。

【 設定例 】

```
r TC58FVM7B5B_16 elf 0 0 c:¥main little
```

[2] 評価ボードの設定確認

評価ボードの主要なディップ・スイッチ設定

	1	2	3	4	5	6	7	8	
SW1	ON	OFF	OFF	OFF	ON	ON	OFF	OFF	
SW2	OFF	OFF	OFF	OFF	ON	ON	ON	OFF	
SW3	ON	ON	ON	OFF	ON	OFF	OFF	ON	
SW4	ON	ON	OFF	OFF	OFF	OFF	ON	ON	
SW5	ON	ON	ON	OFF	OFF	ON	OFF	OFF	
SW6	OFF	OFF	OFF	ON	OFF	OFF	OFF	OFF	SDRAM32 CS
SW14	OFF	OFF	OFF	OFF	OFF	OFF	ON	OFF	SDRAM16 CS
SW7	OFF	ON	OFF	OFF	OFF	OFF	OFF	OFF	SRAM CS
SW9	ON	OFF	OFF	OFF	OFF	OFF	OFF	OFF	FROM CS
SW8	OFF	OFF	OFF	OFF					FROM BANK

[3] デバッガ起動 (Flash ROM への書き込み実行)

(a) プロジェクトビルダの起動

エクスプローラ上から TC58FVM7B5B.gpj を実行すると、プロジェクトビルダが立ち上がります。

(b) デバッガの起動

プロジェクトビルダのメニューの「デバッグ」 「TC58FVM7B5B をデバッグ」等によりデバッガを起動します。

(c) 書き込み終了確認

デバッガが起動されると、その後自動でユーティリティ・プログラムが実行され、デバッガ下方のコマンド・ペインに実行状況のログが表示されます。

ログの最後に下記のメッセージが表示されていれば、Flash ROM への書き込みは成功です。

【書き込み終了確認ログ】

I/O: Patching ELF file successful.