

PFESiP EP-1 Evaluation Board

FPGA データの説明  
データ Ver1.0

NEC Electronics Corporation  
NEC Micro Systems, Ltd.  
2008.6.19

注意) PFESiP EP-1 は、専用マイコンと ASIC を SiP 技術で 1 パッケージ化した NEC エレクトロニクスの製品です。  
PFESiP/V850EP1 は、PFESiP EP-1 専用マイコンです。

出荷時に、PFESiP EP-1 Evaluation Board 上の FPGA に搭載されている FPGA データ一式、および UDL 作成時に利用可能な FPGA 用ユーザ制約ファイル (.ucf) のサンプルです。  
XILINX\_FPGA 開発ツールである「ISE8.1」に対応しています。

ダウンロードしていただき、圧縮ファイルを解凍すると以下のフォルダに分かれます。

【¥fpga-data¥ Default\_FPGA\_LX40-10\_20070307\_Ver3 以下】

【¥fpga-data¥ Default\_FPGA\_LX40-11\_20070307\_Ver3 以下】

【¥fpga-data¥ UCF 以下】

各種フォルダの内容について

【¥fpga-data¥ Default\_FPGA\_LX40-10\_20070307\_Ver3 以下】

【¥fpga-data¥ Default\_FPGA\_LX40-11\_20070307\_Ver3 以下】

出荷時に、PFESiP EP-1 Evaluation Board 上の FPGA に搭載されている FPGA データ一式で搭載されている FPGA のグレードによってフォルダが違います。

【¥fpga-data¥ UCF 以下】

PFESiP EP-1 Evaluation Board 上の FPGA 用の全端子が記述されたサンプル制約ファイル (.ucf) です。

ポート名称で記載されたもの(Aurora\_Function\_fpga.ucf)と、機能名称で記載された (Aurora\_Port\_fpga.ucf)2 種類があります。