

PS7141-2A, PS7141L-2A

8 ピン DIP, 400 V 耐圧, ノーマリ・オープン
2-ch 光 MOS FET

-NEPOC®シリーズ-

PS7141-2A, PS7141L-2A は、入力側に GaAs 赤外 LED、出力側に MOS FET を組み合わせた光結合素子です。
ターンオン時のオフセット電圧が小さく、リニアリティがよいため、微少なアナログ信号の制御に適しています。
PS7141L-2A は PS7141-2A の表面実装用リード・フォーミング品です。

特 徴

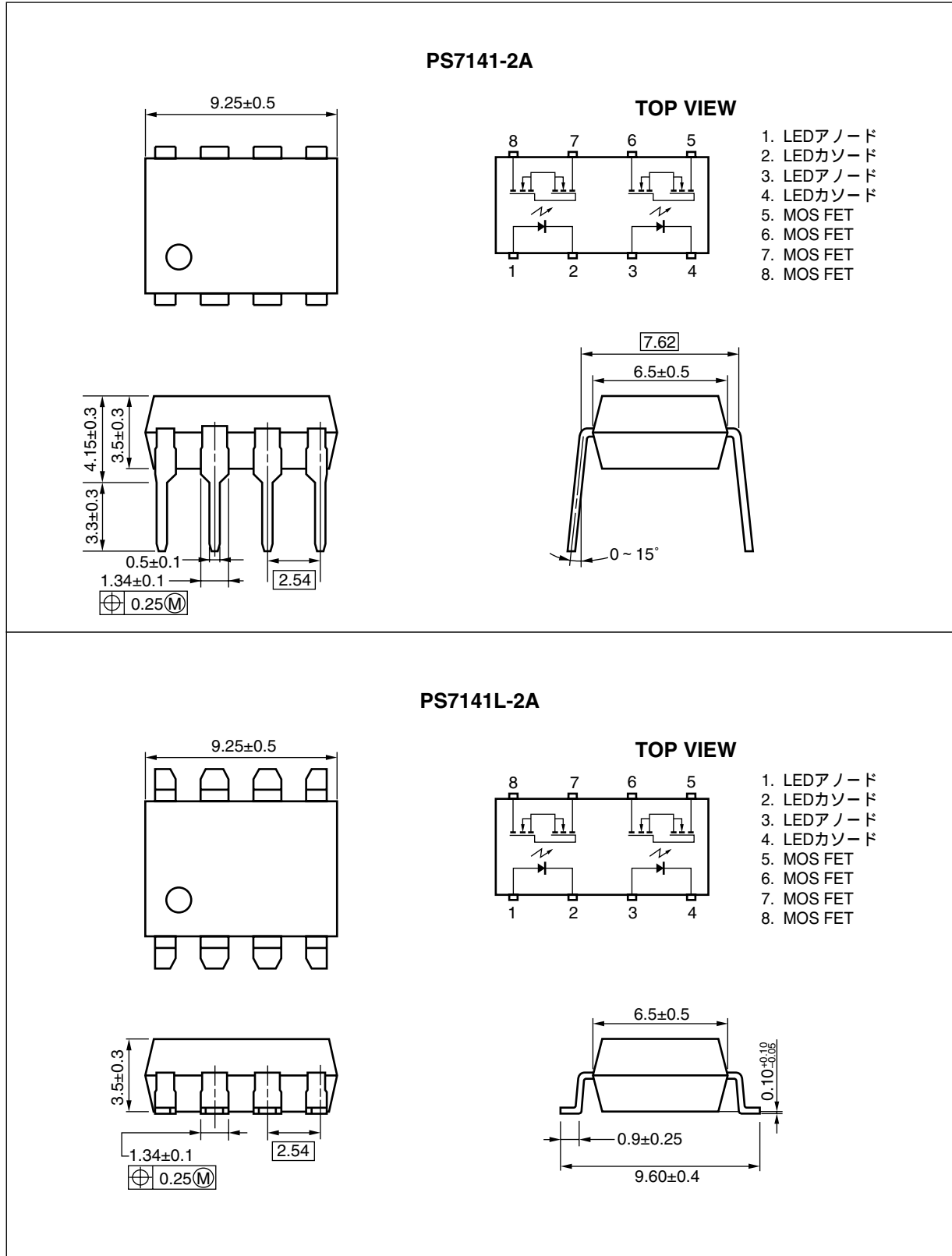
- 2 チャンネル・タイプ (出力 1 a + 1 a)
- LED 動作電流が小さい ($I_F = 2 \text{ mA}$)
- AC/DC 負荷のどちらの制御も可能
- 小型パッケージ (8 ピン DIP)
- 微少アナログ信号をひずみなく制御 (オフセット電圧がきわめて小さい)
- テーピング対応品 : PS7141L-2A-E3, E4 : 1 000 個/リール
- 鉛フリー対応品
- 海外安全規格
 - ・ UL 認定品 : ファイル No. E72422
 - ・ BSI 認定品 : No. 8245/8246
 - ・ CSA 認定品 : No. CA 101391

用 途

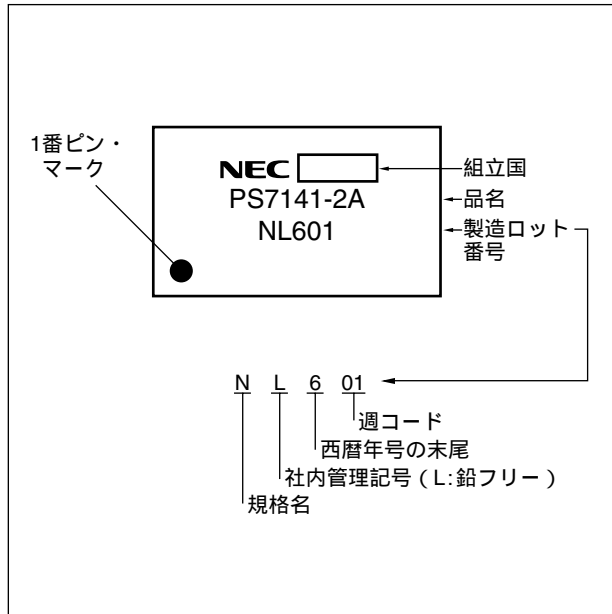
- 通信用機器
- 計測機器
- FA/OA 機器

本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

外形図 (単位 : mm)



捺印例



オーダー情報

品名	オーダー名称	メッキ仕様	包装形態	海外安全規格	申請品名 ^注
PS7141-2A	PS7141-2A-A	鉛フリー	マガジン・ケース 50個	標準品 (UL, BSI, CSA 認定品)	PS7141-2A
PS7141L-2A	PS7141L-2A-A				
PS7141L-2A-E3	PS7141L-2A-E3-A		エンボス・テーピング 1000個/リール		
PS7141L-2A-E4	PS7141L-2A-E4-A				

注 海外安全規格申請は申請品名で行ってください。

絶対最大定格 (特に指定のないかぎり $T_A = 25^\circ\text{C}$)

項目		略号	定格	単位
入力側	順電流 (DC)	I_F	50	mA/ch
	逆電圧	V_R	5.0	V
	許容損失	P_D	50	mW/ch
	ピーク順電流 ^{注1}	I_{FP}	1	A/ch
出力側	耐電圧	V_L	400	V
	連続負荷電流	I_L	150	mA/ch
	パルス負荷電流 ^{注2} (AC/DC 接続)	I_{LP}	300	mA/ch
	許容損失	P_D	375	mW/ch
絶縁耐圧 ^{注3}		BV	1500	Vr.m.s.
全許容損失		P_T	850	mW
動作周囲温度		T_A	-40 ~ +85	$^\circ\text{C}$
保存温度		T_{stg}	-40 ~ +100	$^\circ\text{C}$

注1. パルス幅 = 100 μs , Duty 比 = 1%

2. パルス幅 = 100 ms, 1 ショット

3. $T_A = 25^\circ\text{C}$, RH = 60%, AC 電圧を 1 分間印加 (入力側全電極端子一括と出力側全電極端子一括間)

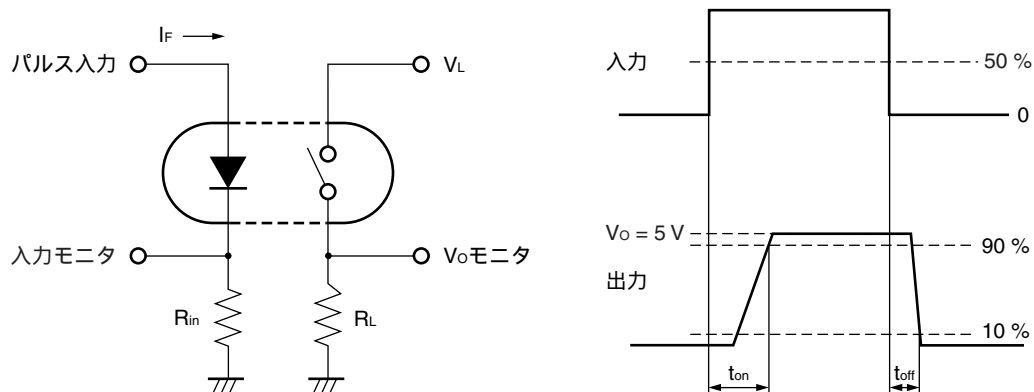
推奨動作条件 ($T_A = 25^\circ\text{C}$)

項目	略号	MIN.	TYP.	MAX.	単位
LED 動作電流	I_F	2	10	20	mA
LED 復旧電圧	V_F	0		0.5	V

電気的特性 (TA = 25°C)

項目	略号	条件	MIN.	TYP.	MAX.	単位
入力側	順電圧	V_F $I_F = 10 \text{ mA}$		1.2	1.4	V
	逆電流	I_R $V_R = 5 \text{ V}$			5.0	μA
出力側	オフ・リーク電流	I_{Loff} $V_D = 400 \text{ V}$		0.03	1.0	μA
	出力容量	C_{out} $V_D = 0 \text{ V}, f = 1 \text{ MHz}$		65		pF/ch
伝達特性	LED オン電流	I_{Fon} $I_L = 150 \text{ mA}$			2.0	mA
	オン抵抗	R_{on1} $I_F = 10 \text{ mA}, I_L = 10 \text{ mA}$		20	30	Ω
		R_{on2} $I_F = 10 \text{ mA}, I_L = 150 \text{ mA}, t \leq 10 \text{ ms}$		16	25	
	動作時間 ^{注1,2}	t_{on} $I_F = 10 \text{ mA}, V_O = 5 \text{ V}, R_L = 500 \Omega,$		0.35	1.0	ms
	復旧時間 ^{注1,2}	t_{off} パルス幅 $\geq 10 \text{ ms}$		0.06	0.2	
	入出力間絶縁抵抗	$R_{\text{i-o}}$ $V_{\text{i-o}} = 1.0 \text{ kV}_{\text{DC}}$		10^9		Ω
入出力間容量	$C_{\text{i-o}}$ $V = 0 \text{ V}, f = 1 \text{ MHz}$			1.1	pF/ch	

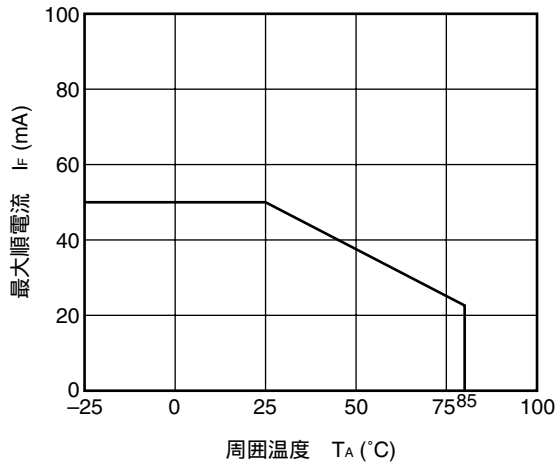
注1. スイッチング時間測定回路



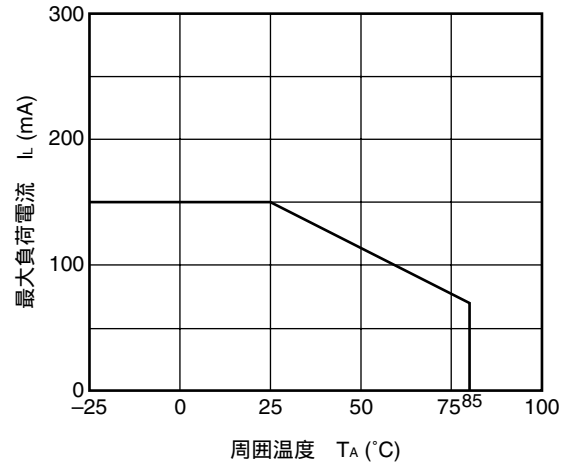
2. 動作時間、復旧時間の値は、入力パルス幅 10 ms 以上で規定しています。
これより短いパルス幅で動作させますと、動作時間、復旧時間が大きくなりますので、ご注意ください。

特性曲線 (特に指定のないかぎり $T_A = 25^\circ\text{C}$, 参考値)

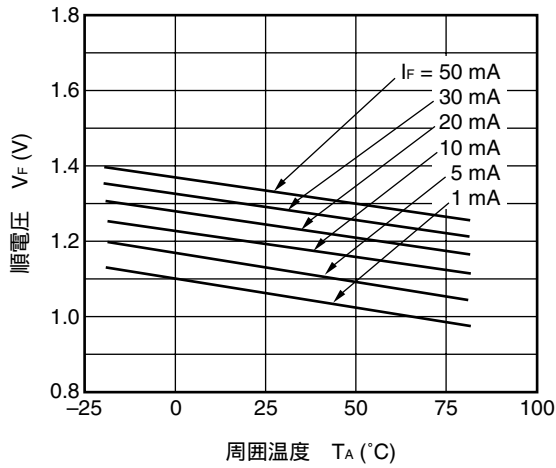
最大順電流 vs. 周囲温度



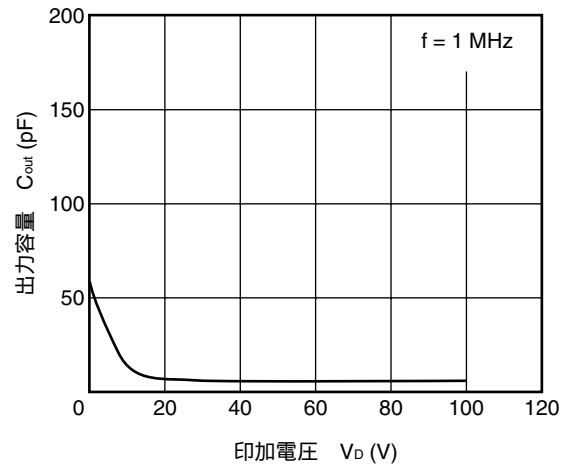
最大負荷電流 vs. 周囲温度



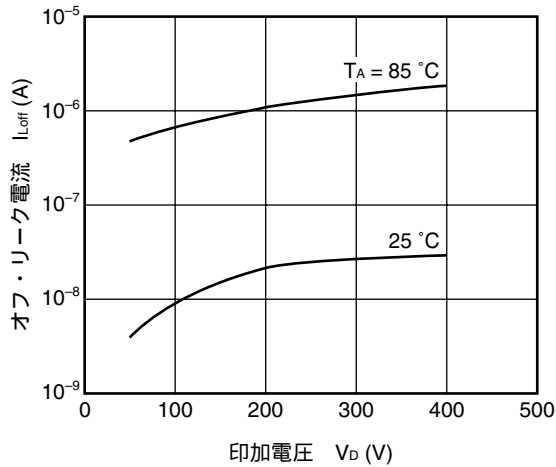
順電圧 vs. 周囲温度



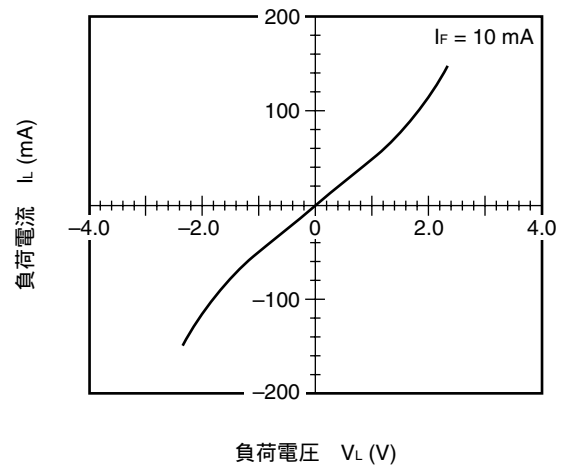
出力容量 vs. 印加電圧



オフ・リーク電流 vs. 印加電圧

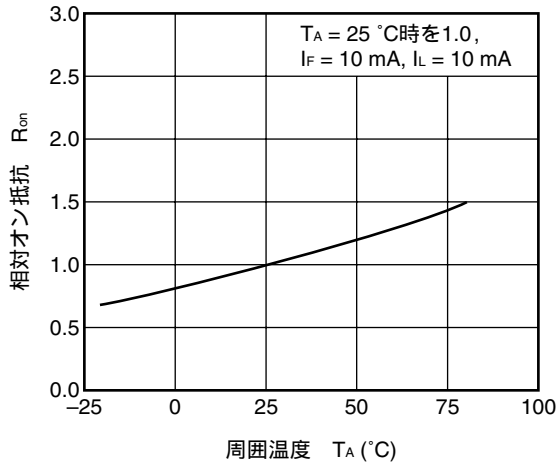


負荷電流 vs. 負荷電圧

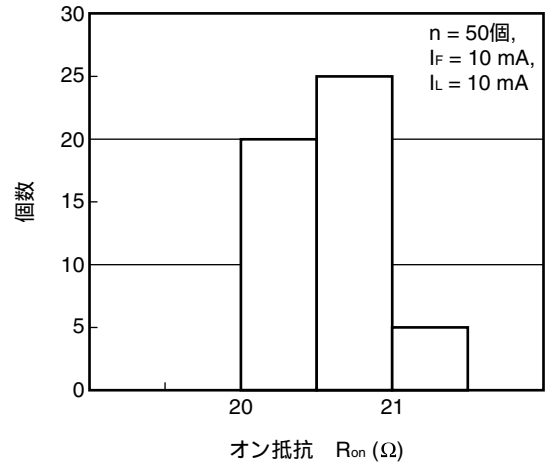


備考 グラフ中の値は参考値を示します。

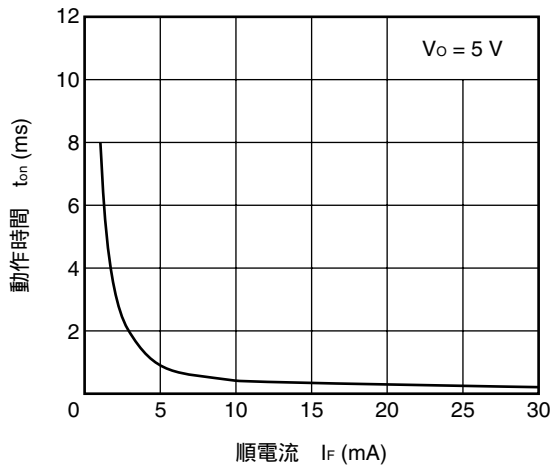
相対オン抵抗 vs. 周囲温度



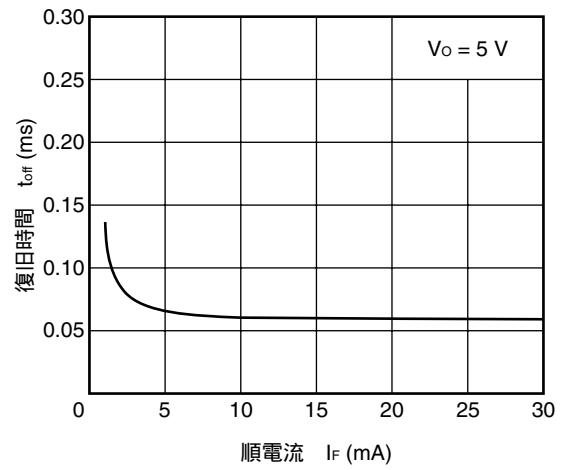
オン抵抗分布



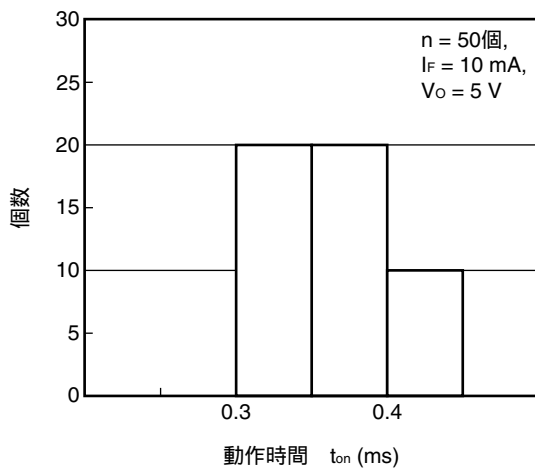
動作時間 vs. 順電流



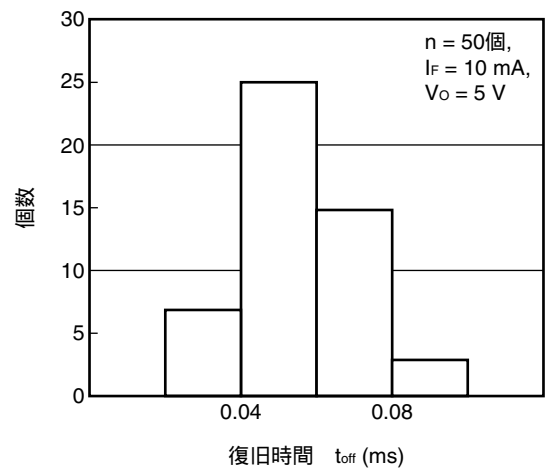
復旧時間 vs. 順電流



動作時間分布

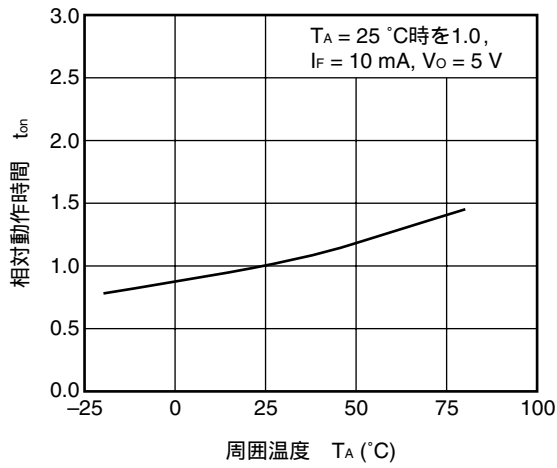


復旧時間分布

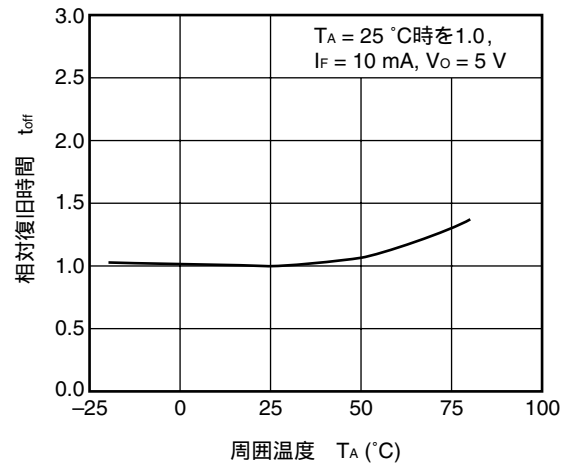


備考 グラフ中の値は参考値を示します。

相対動作時間 vs. 周囲温度



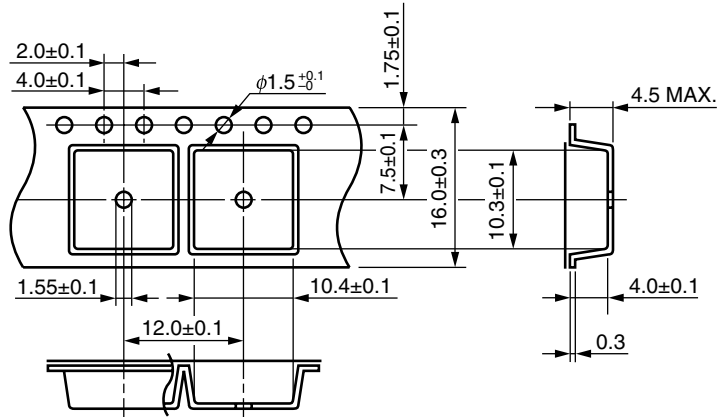
相対復旧時間 vs. 周囲温度



備考 グラフ中の値は参考値を示します。

テーピング仕様 (単位: mm)

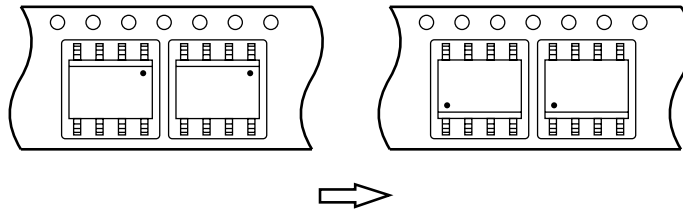
外形および寸法 (テープ)



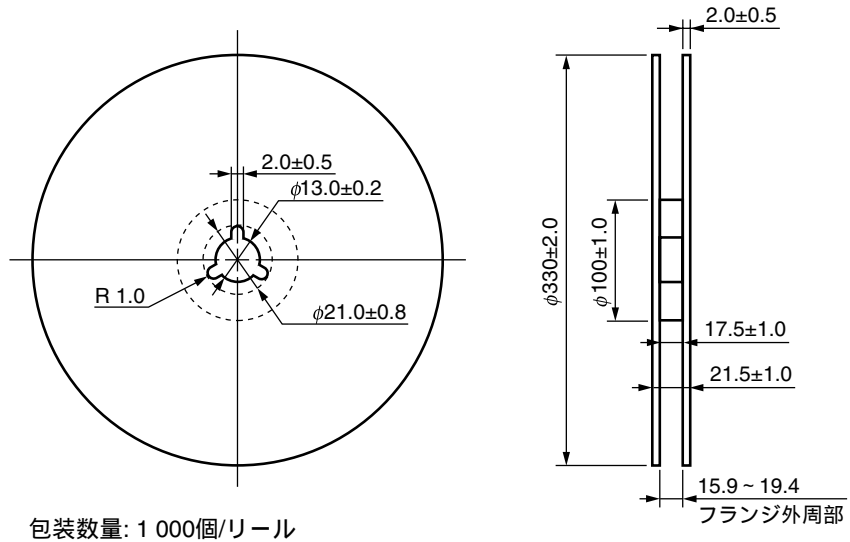
テープ方向

PS7141L-2A-E3

PS7141L-2A-E4



外形および寸法 (リール)



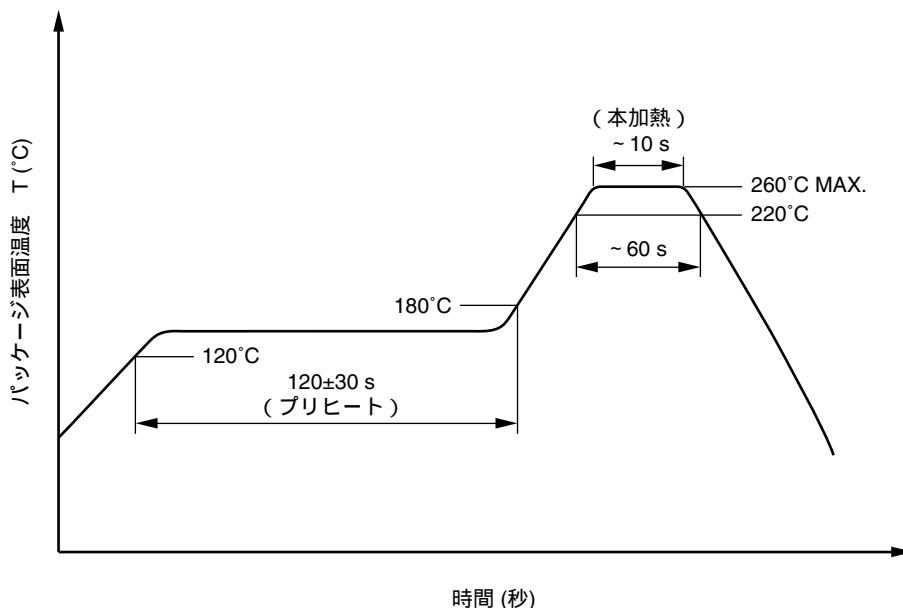
包装数量: 1 000個/リール

半田付け推奨条件

(1) 赤外線リフロによる実装時

- ・ピーク温度 260°C 以下 (パッケージ表面温度)
- ・ピーク温度の時間 10 s 以内
- ・220°C 以上の時間 60 s 以内
- ・プリヒート温度 120 ~ 180°C の時間 120±30 s
- ・リフロ回数 3 回以内
- ・フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

赤外線リフロ推奨温度プロファイル



(2) ウェーブ・ソルダーリングによる実装時

- ・温度 260°C 以下 (溶融半田温度)
- ・時間 10 s 以内
- ・予備加熱 120°C 以下 (パッケージ表面温度)
- ・回数 1 回
- ・フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

(3) 手付け

- ・最高温度 (リード部温度) 350°C 以下
- ・時間 (デバイスの一辺あたり) 3 s 以内
- ・フラックス 塩素分の少ないロジン系フラックス (塩素 0.2 Wt%以下を推奨)

- (a) デバイスのリード根元より 1.5 ~ 2.0 mm 以上離してください。
- (b) ケース温度は、100°C 以上にならないよう注意してください。

(4) 注意事項

- ・フラックス洗浄について
フロン系および塩素系溶剤による洗浄は避けてください。

使用上の注意

1. 取り扱いの際は人体アースなど静電気対策を行ってください。
2. 保管は高温多湿を避けてください。

NEPOC は、NEC エレクトロニクス株式会社の登録商標です。
OCMOS FET は、NEC エレクトロニクス株式会社の商標です。

- 本資料に記載されている内容は2006年7月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

注意 GaAs 製品	<p>この製品には、ガリウムヒ素（GaAs）を使用しています。 GaAs の粉末や蒸気は有害ですから、次の点にご注意ください。</p> <ul style="list-style-type: none">・廃棄する際には、次のような廃棄処理をすることを推奨します。<ol style="list-style-type: none">1. 「ヒ素含有物等の産業廃棄物の収集、運搬、処理の資格」を持つ処理業者に委託する。2. 一般産業廃棄物および家庭用廃棄物とは区別し、「特別管理産業廃棄物」として、最終処分まで管理する。・焼却、破壊、切断、粉碎や化学的な分解を行わないでください。・対象デバイスをなめたり、口に入れたりしないでください。
-------------------	--

NECエレクトロニクス株式会社 化合物デバイス事業部
http://www.ncsd.necel.com/index_j.html

営業に関する問い合わせ先（購入、サンプル、品質、RoHSなど）
E-mail : csd_salesinfo@ml.necel.com TEL : 044-435-1838

技術に関する問い合わせ先（規格、特性、使い方など）
E-mail : csd_techinfo@ml.necel.com TEL : 044-435-1577
問い合わせサイト : https://e-sv.ncsd.necel.com/ncsd/contact/techinfo_form_j.html