

テクニカル・ノート

LOW NOISE GaAs FET デバイスの 信頼性品質管理

NEC 化合物デバイス株式会社

資料番号 PQ10321JJ01V0TN (第1版)
発行年月 February 2003 CP(K)

© NEC Compound Semiconductor Devices 2003
Printed in Japan

本製品に関する注意事項

| | |
|-------------------|--|
| 注意 GaAs 製品 | 本製品には、ガリウムヒ素（GaAs）が使用されています。 <ul style="list-style-type: none">・ GaAs の粉末や蒸気は危険です。焼却、破壊、切断、粉碎や化学的な分解を行わないでください。・ 本製品を口に入れないでください。・ 本製品は、一般産業廃棄物や家庭用ごみから分別し、関係法令に従って廃棄処理を行ってください。 |
|-------------------|--|

- 本資料の内容は予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。
- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- 本資料に記載された製品の使用もしくは本資料に記載の情報の使用に際して、当社は当社もしくは第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。上記使用に起因する第三者所有の権利にかかわる問題が発生した場合、当社はその責を負うものではありませんのでご了承ください。
- 本資料に記載された回路、ソフトウェア、及びこれらに付随する情報は、半導体製品の動作例、応用例を説明するためのものです。従って、これら回路・ソフトウェア・情報をお客様の機器に使用される場合には、お客様の責任において機器設計をしてください。これらの使用に起因するお客様もしくは第三者の損害に対して、当社は一切その責を負いません。
- 当社は品質、信頼性の向上に努めていますが、半導体製品はある確率で故障が発生します。当社半導体製品の故障により結果として、人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご注意願います。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定して頂く「特定水準」に分類しております。また、各品質水準は以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認の上ご使用願います。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、列車、船舶等）、交通信号機器、防災/防犯装置、各種安全装置、生命維持を直接の目的としない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート/データ・ブック等の資料で、特に品質水準の表示がない場合は標準水準製品であることを表します。当社製品を上記の「標準水準」の用途以外でご使用をお考えのお客様は、必ず事前に当社販売窓口までご相談頂きますようお願い致します。

目 次

- 1. 信頼性品質管理の基本的な考え方 ... 4
- 2. 製造工程品質管理 ... 6
- 3. 製品検査 ... 10
- 4. 信頼性試験 ... 11
 - 4.1 信頼性試験の内容例 ... 11
 - 4.2 信頼性試験での故障判定基準例 ... 12

1. 信頼性品質管理の基本的な考え方

NEC 化合物デバイス株式会社（以下、当社と呼びます）は、お客様にご満足いただける品質と環境に配慮した製品をご提供するために、ISO9001、ISO14001 の認定を取得し、品質システムの継続的改善に努めています。

当社のマイクロ波半導体デバイス製品の信頼性品質管理は、市場調査、お客様のニーズを反映させるべく、開発設計から製造設計までの各過程で信頼性を高めることを基本としています。また、製品それぞれの目的用途に合わせた合理的な管理方法を採用し、信頼性品質と価格が両立する製造を目指して、お客様のご期待に添った製品の提供に全力をつくしております。その実現に向けて、部材の購入からお客様へ製品が届くまでの以下の各段階において、出荷の管理とアフター・サービスを一貫した体系のもとに行っています。

- (1) 環境に配慮した原材料および使用部品の選定と購入
- (2) 製品の製造までの各工程での品質管理および検査
- (3) 製品の信頼性試験による品質の確認

また、携帯電話をはじめとする IT 分野の拡大と発展に伴い、マイクロ波半導体デバイス製品の使用数量は飛躍的に増大しており、当社製品についても品質の高度化が求められています。このようなお客様のご期待に応えるべく当社では、

- (a) 設計品質の向上
- (b) 製造工程での品質の維持向上
- (c) 工程内品質ゲートによる、不具合の未然防止

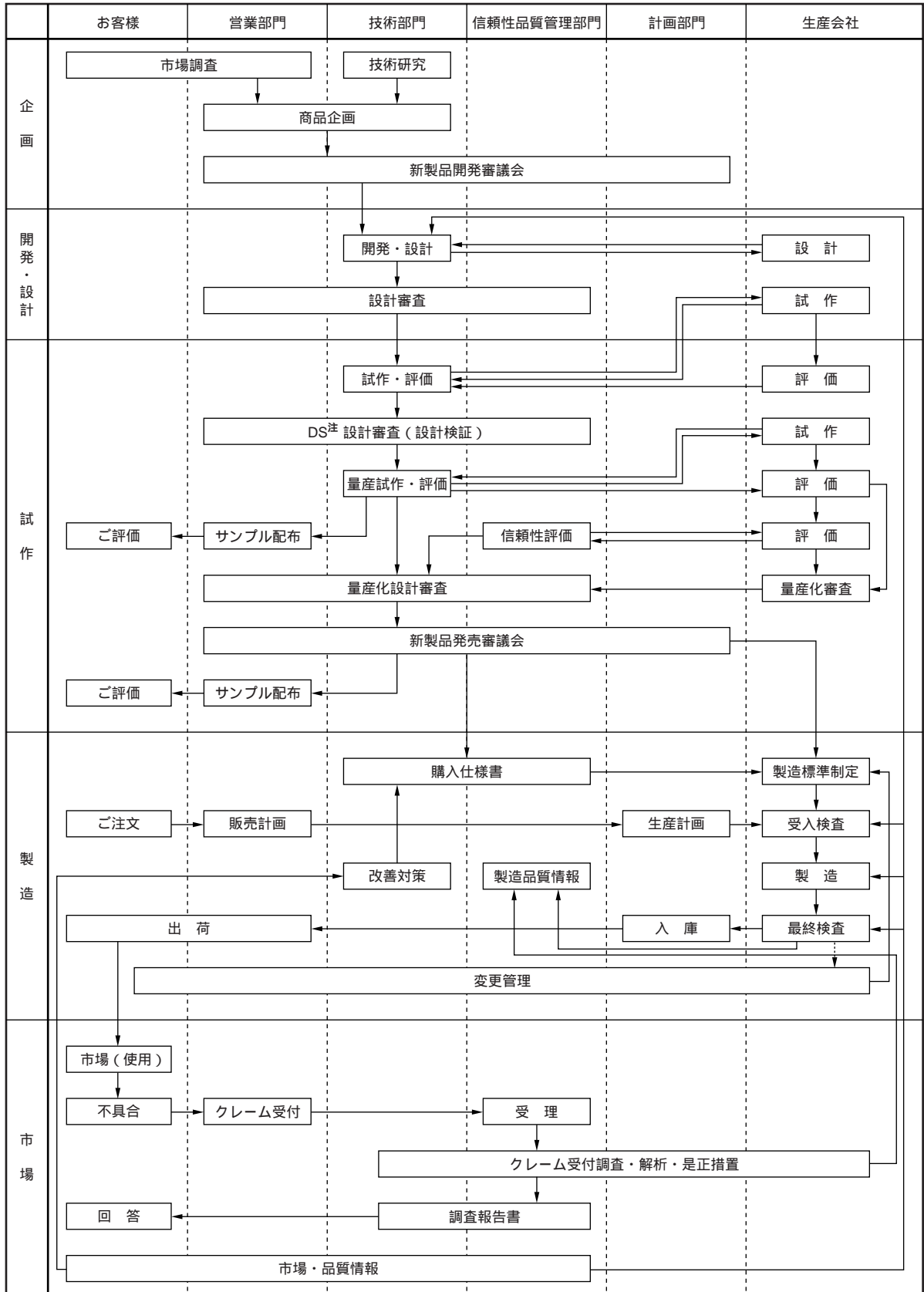
をキー・ポイントと考え、以下の事項について重点的に実施しております。

- (i) 設計ルールの標準化による信頼性の確保
- (ii) 設計審査での不適合要因の洗い出し
- (iii) 開発試作段階での徹底的な特性評価と信頼性試験
- (iv) 製造設備の自動化、設備保全活動によるバラツキの抑制
- (v) QC サークルなどの小集団活動による作業者の品質意識の高揚
- (vi) フィールド・データを含む品質情報の解析とそのフィードバックおよびフィードフォワード
- (vii) 各工程での PC（プロセス・チェック）による不具合製品作りこみ防止と工程へのフィードバック

以上の取り組みにより、お客様にご満足いただける高品質・低価格の半導体デバイス製品を提供できるよう心がけておりますが、さらに一層の品質向上を図るべく努力して参ります。

なお、これらの品質（Q）・信頼性（R）システム体系図を図 1 - 1 に示します。

図 1 - 1 品質 (Q) ・信頼性 (R) システム体系図



注 DS : Design Sample

2. 製造工程品質管理

当社はお客様のご要求ならびに使用環境を把握し、これらを源流の設計に生かすことにより、製品固有の信頼度をより一層高めることを第一としてマイクロ波半導体デバイスを製造し、販売しています。設計で意図した信頼性品質を実現するためには、各製造工程のバラツキによる故障要因を未然に除去する製造管理体系でなければなりません。

そのため、製造に際しての信頼性品質を左右する部品、材料、副資材ならびに製造環境などの品質管理を重視しています。さらに、製造工程中にチェック工程を設けて、キー・ポイントとなる管理項目について、最適な頻度でそれぞれの工程で作られる半製品のチェックを行っています。

図2-1に製造工程管理フローチャートの例を示します。なお、部品、材料および副資材などの管理は次のように行っています。

部品、材料、および化学薬品、高純度のガス類などの副資材は指定製造業者より購入しています。受入検査はJIS Z 9015あるいは当社の規格を主とした購入規格により、抜取検査を主体として行っています。受入検査成績を監視し、必要により指定製造業者への是正措置あるいは工場査察を行い、購入品品質の安定化を図っています。

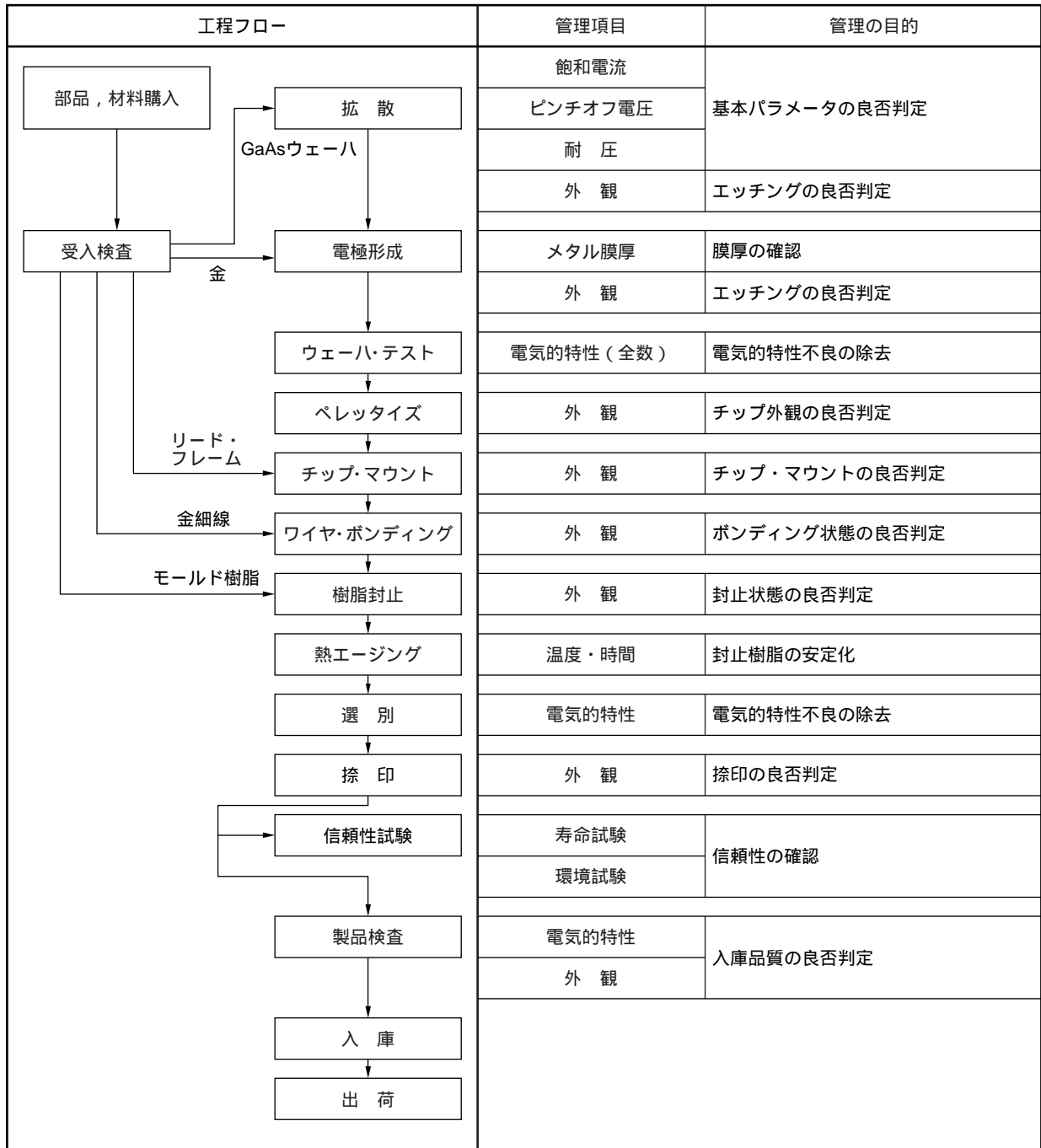
図 2 - 1 Low Noise GaAs FET (μ -X パッケージ) 製品の製造工程管理フローチャート例

| 工程フロー | 管理項目 | 管理の目的 |
|---|------------|---------------|
| <pre> graph TD A[部品, 材料購入] --> B[受入検査] B --> C[拡散] B --> D[電極形成] C -- GaAsウェーハ --> D D -- 金 --> E[ウェーハ・テスト] E --> F[ペレットサイズ] F --> G[チップ・マウント] G -- ケース --> H[ワイヤ・ボンディング] H -- 金細線 --> I[封止] I -- キャップ --> J[熱エージング] J --> K[選別] K --> L[捺印] L -- 捺印インク --> M[信頼性試験] M --> N[製品検査] N --> O[入庫] O --> P[出荷] </pre> | 飽和電流 | 基本パラメータの良否判定 |
| | ピンチオフ電圧 | |
| | 耐圧 | |
| | 外観 | エッチングの良否判定 |
| | メタル膜厚 | 膜厚の確認 |
| | 外観 | エッチングの良否判定 |
| | 電気的特性 (全数) | 電気的特性不良の除去 |
| | 外観 | チップ外観の良否判定 |
| | 外観 | チップ・マウントの良否判定 |
| | 外観 | ボンディング状態の良否判定 |
| | 外観 | 封止状態の良否判定 |
| | 温度・時間 | 封止樹脂の安定化 |
| | 電気的特性 | 電気的特性不良の除去 |
| | 外観 | 捺印の良否判定 |
| | 寿命試験 | 信頼性の確認 |
| | 環境試験 | |
| | 電気的特性 | 入庫品質の良否判定 |
| | 外観 | |

図 2 - 2 Low Noise GaAs FET (中空プラスチック・パッケージ) 製品の製造工程管理フローチャート例

| 工程フロー | 管理項目 | 管理の目的 |
|-------|------------|---------------|
| | 飽和電流 | 基本パラメータの良否判定 |
| | ピンチオフ電圧 | |
| | 耐圧 | |
| | 外観 | エッチングの良否判定 |
| | メタル膜厚 | 膜厚の確認 |
| | 外観 | エッチングの良否判定 |
| | 電気的特性 (全数) | 電気的特性不良の除去 |
| | 外観 | チップ外観の良否判定 |
| | 外観 | チップ・マウントの良否判定 |
| | 外観 | ボンディング状態の良否判定 |
| | 外観 | 封止状態の良否判定 |
| | 温度・時間 | 封止樹脂の安定化 |
| | 電気的特性 | 電気的特性不良の除去 |
| | 外観 | 捺印の良否判定 |
| | 寿命試験 | 信頼性の確認 |
| | 環境試験 | |
| | 電気的特性 | 在庫品質の良否判定 |
| | 外観 | |

図 2 - 3 Low Noise GaAs FET (プラスチック・パッケージ) 製品の製造工程管理フローチャート例



3. 製品検査

製品検査は、選別済みの製品の外観と電気的特性などが定められた規格を満足しているか否かを確認するため、抜取検査により実施しています。

以下に製品検査例を示します。

(1) Low Noise GaAs FET (μ -X パッケージ)

| 区分 | 項目 | 抜取検査方式 | | |
|---------------------|--|--------|-----|--------|
| | | LTPD | 試料数 | 合格判定個数 |
| オープン・ショート | オープン, ショート | 10% | 22 | 0 |
| 耐圧, リーク電流 | $I_{GSO}, BV_{GSO}, V_{GF}, I_{GDO}, BV_{GDO}$ | 10% | 22 | 0 |
| 相互コンダクタンス, 飽和ドレイン電流 | g_m, I_{DSS} | 10% | 22 | 0 |
| ピンチオフ電圧 | V_p | 10% | 22 | 0 |
| RF 特性 | NF, G_a | 5% | 45 | 0 |
| 重度外観 | ケース・クラック, リード変形, リード折れ, リード・メッキなし, 捺印なし | 1% | 231 | 0 |
| 軽度外観 | ケース欠け, リード・メッキ不良, 捺印不鮮明 | 1% | 231 | 0 |

(2) Low Noise GaAs FET (中空プラスチック・パッケージ, プラスチック・パッケージ)

| 区分 | 項目 | 抜取検査方式 | | |
|---------------------|--|--------|-----|--------|
| | | LTPD | 試料数 | 合格判定個数 |
| オープン・ショート | オープン, ショート | 10% | 22 | 0 |
| 耐圧, リーク電流 | $I_{GSO}, BV_{GSO}, V_{GF}, I_{GDO}, BV_{GDO}$ | 10% | 22 | 0 |
| 相互コンダクタンス, 飽和ドレイン電流 | g_m, I_{DSS} | 10% | 22 | 0 |
| ピンチオフ電圧 | V_p | 10% | 22 | 0 |
| RF 特性 | NF, G_a | 5% | 45 | 0 |
| 重度外観 | 樹脂クラック, リード変形, リード折れ, リード・メッキなし, 捺印なし | 1% | 231 | 0 |
| 軽度外観 | 樹脂成形不良・欠け, リード・メッキ不良, 捺印不鮮明 | 1% | 231 | 0 |

4. 信頼性試験

信頼性試験は EIAJ ED-4701, MIL-STD-750 などを参考に, 定期的を実施しております。

以下に, 4.1 信頼性試験の内容例, 4.2 信頼性試験での故障判定基準例を示します。

4.1 信頼性試験の内容例

(1) Low Noise GaAs FET (μ -X パッケージ, 中空プラスチック・パッケージ) 製品の信頼性試験の内容例を示します。

| 試験項目 | 試験条件 | 試験数量 | 関連規格 |
|-------------|--|------|--------------|
| | | | EIAJ ED-4701 |
| 半田付け性 | 215±5°C または 245±5°C, 5 秒 | 11 | 303 |
| 半田耐熱性 | 260±5°C, 10 秒 | 11 | 301 |
| 温度サイクル | T _{stg min.} ^{注1} ~ T _{stg max.} ^{注1} 各 30 分, 100 サイクル | 11 | 105 |
| 高温連続通電 | T _{ch} = T _{ch max.} , V _{DS} = V _{DS max.} ^{注2} , I _{DS} = I _{DS max.} ^{注2} | 20 | 101 |
| 高温逆バイアス | T _A = 150°C, V _{GSS} = V _{GS max.} ^{注1} × 0.8 | 20 | - |
| 高温高湿逆バイアス | T _A = 85°C, Rh = 85%, V _{GSS} = V _{GS max.} ^{注1} × 0.8, 1 000 時間 | 20 | 102 |
| PCT | T _A = 125°C, P = 230 kPa, 48 時間 | 20 | - |
| 高温保存 | T _{stg max.} ^{注1} , 1 000 時間 | 20 | 201 |
| 低温保存 | T _{stg min.} ^{注1} , 1 000 時間 | 20 | 202 |
| 端子強度 (引っ張り) | 規定荷重付加, 10 秒保持 | 11 | 401 |
| 端子強度 (折り曲げ) | 規定荷重付加, 90°, 1 回 | 11 | 401 |
| 静電気耐量 | C = 200 pF, R = 0 Ω, 1 回, 最弱端子間 | 20 | 305 |

注 1. 絶対最大定格

2. 推奨動作条件

(2) Low Noise GaAs FET (プラスチック・パッケージ) 製品の信頼性試験の内容例を示します。

| 試験項目 | 試験条件 | 試験数量 | 関連規格 |
|-------------|---|------|--------------|
| | | | EIAJ ED-4701 |
| 半田付け性 | 215±5°C または 245±5°C, 5 秒 | 11 | 303 |
| 半田耐熱性 | 260±5°C, 10 秒 | 11 | 301 |
| 温度サイクル | T _{stg min.} 注1 ~ T _{stg max.} 注1 各 30 分, 100 サイクル | 11 | 105 |
| 高温連続通電 | T _{ch} = T _{ch max.} , V _{DS} = V _{DS max.} 注2, I _{DS} = I _{DS max.} 注2 | 20 | 101 |
| 高温逆バイアス | T _A = 150°C, V _{GSS} = V _{GS max.} 注1 × 0.8 | 20 | - |
| 高温高湿逆バイアス | T _A = 85°C, Rh = 85%, V _{GSS} = V _{GS max.} 注1 × 0.8, 1 000 時間 | 20 | 102 |
| PCT | T _A = 125°C, P = 230 kPa, 96 時間 | 20 | - |
| 高温保存 | T _{stg max.} 注1, 1 000 時間 | 20 | 201 |
| 低温保存 | T _{stg min.} 注1, 1 000 時間 | 20 | 202 |
| 端子強度 (引っ張り) | 規定荷重付加, 10 秒保持 | 11 | 401 |
| 端子強度 (折り曲げ) | 規定荷重付加, 90°, 1 回 | 11 | 401 |
| 静電気耐量 | C = 200 pF, R = 0 Ω, 1 回, 最弱端子間 | 20 | 305 |

注 1. 絶対最大定格

2. 推奨動作条件

4.2 信頼性試験での故障判定基準例

Low Noise GaAs FET (μ-X パッケージ, 中空プラスチック・パッケージ, プラスチック・パッケージ) 製品の信頼性試験での故障判定基準例

| 試験項目 | 故障判定基準 | | |
|-------------------|----------------------------------|-----------------|------------------------|
| | 項目 | 下限 | 上限 |
| 半田耐熱性, 温度サイクル, | ゲート・ソース間漏れ電流 (I _{GSO}) | - | S × 2 または S + 300 nA 注 |
| 高温連続通電, 高温逆バイアス, | 飽和ドレイン電流 (I _{DSS}) | S × 0.8 | S × 1.2 |
| 高温高湿逆バイアス, PCT, | ピンチオフ電圧 (V _P) | S × 0.8 | S × 1.2 |
| 高温保存, 低温保存, 静電気耐量 | 相互コンダクタンス (g _m) | S × 0.8 | S × 1.2 |
| 端子強度 | リード外観 | 破断, ゆるみがないこと | |
| 半田付け性 | | 95%以上半田が濡れていること | |

注 S × 2 または S + 300 nA のどちらか大きい方

備考 S: 初期値

NEC化合物デバイス株式会社 http://www.csd-nec.com/index_j.html

営業に関する問い合わせ先

営業本部 事業推進グループ T E L : 044-435-1588
E-mail : salesinfo@csd-nec.com
F A X : 044-435-1579

技術に関する問い合わせ先

営業本部 販売技術グループ E-mail : techinfo@csd-nec.com
F A X : 044-435-1918