

5 V, 小型ミニモールド シリコン中出力高周波広帯域増幅器IC

μ PC2709TBはBS/CSコンバータなどの1 stIF増幅用に開発したシリコン・モノリシックICです。本製品は2012の小型パッケージを採用したICで、従来の2915のミニモールドに比べ実装面積の低減が可能です。

μ PC2709TBは従来の μ PC2709Tの小型パッケージ版で、ピン配列、電気的特性はコンパチブルです。このため、従来パッケージ品から本パッケージ品に置き換えることによりシステムの小型化に貢献します。

本製品は、当社独自のシリコン・バイポーラ・プロセス「NESAT™」($f_T = 20$ GHz)により生産しています。本プロセスはダイレクト・シリコン窒化膜や金電極構造を採用しています。この構造はチップの耐湿性、耐食性に優れ、良好な電流特性、高周波特性を有しています。これにより電気的特性、信頼性に優れた高品質のICとなっています。

特 徴

- 高密度・面実装が可能 : 6ピン・小型ミニモールド・パッケージ (2.0 × 1.25 × 0.9 mm)
- 広帯域動作が可能 : $f_u = 2.3$ GHz TYP. @3 dB帯域
- 中出力電力 : $P_{O(sat)} = +11.5$ dBm @ $f = 1$ GHz, インダクタ外付け
- 電源電圧 : $V_{CC} = 4.5 \sim 5.5$ V
- 電力利得 : $G_P = 23$ dB TYP. @ $f = 1$ GHz
- 特性インピーダンス : 入出力50 Ω

用 途 例

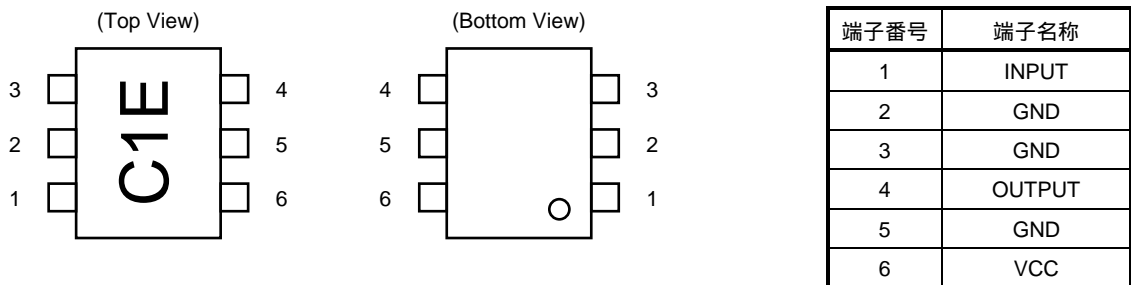
- BS/CSコンバータの1 st IF増幅器
- BS/CSチューナの1 st IF段のバッファ

オーダ情報

オーダ名称	パッケージ	捺 印	包装形態
μ PC2709TB-E3	6ピン小型ミニモールド	C1E	<ul style="list-style-type: none"> ・ 8 mm幅エンボス式テーピング。 ・ 1, 2, 3 ピン側が送り丸穴。 ・ 3 k個 / リール。

備考 評価用サンプルのオーダについては、販売員にお問い合わせください (名称: μ PC2709TB)。

端子接続図



本製品は高周波プロセスを用いていますので、静電気などの過大入力にご注意ください。

本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

5 V , シリコン高周波中出力増幅器の製品系列一覧 (T_A = + 25 , V_{CC} = V_{out} = 5.0 V , Z_S = Z_L = 50 Ω)

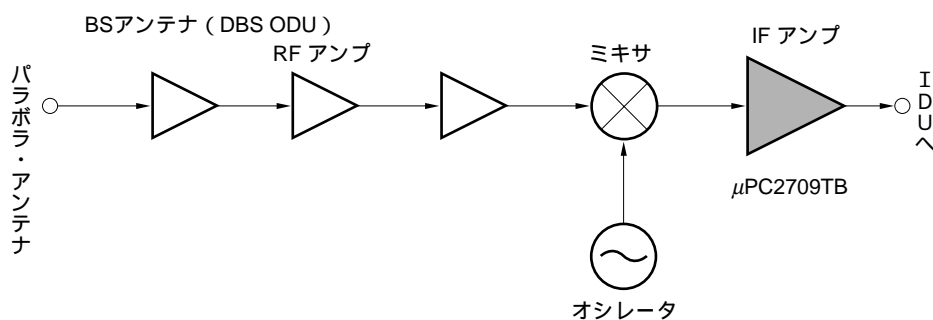
品名	f _u (GHz)	P _{O(sat)} (dBm)	G _P (dB)	NF (dB)	I _{CC} (mA)	パッケージ	捺印
μPC2708T	2.9	+ 10.0	15	6.5 @f = 1 GHz	26	6ピン・ミニモールド	C1D
μPC2708TB						6ピン小型ミニモールド	
μPC2709T	2.3	+ 11.5	23	5 @f = 1 GHz	25	6ピン・ミニモールド	C1E
μPC2709TB						6ピン小型ミニモールド	
μPC2710T	1.0	+ 13.5	33	3.5 @f = 0.5 GHz	22	6ピン・ミニモールド	C1F
μPC2710TB						6ピン小型ミニモールド	
μPC2776T	2.7	+ 8.5	23	6.0 @f = 1 GHz	25	6ピン・ミニモールド	C2L
μPC2776TB						6ピン小型ミニモールド	

備考 主要項目のTYP.値。規格条件は電気的特性欄を参照

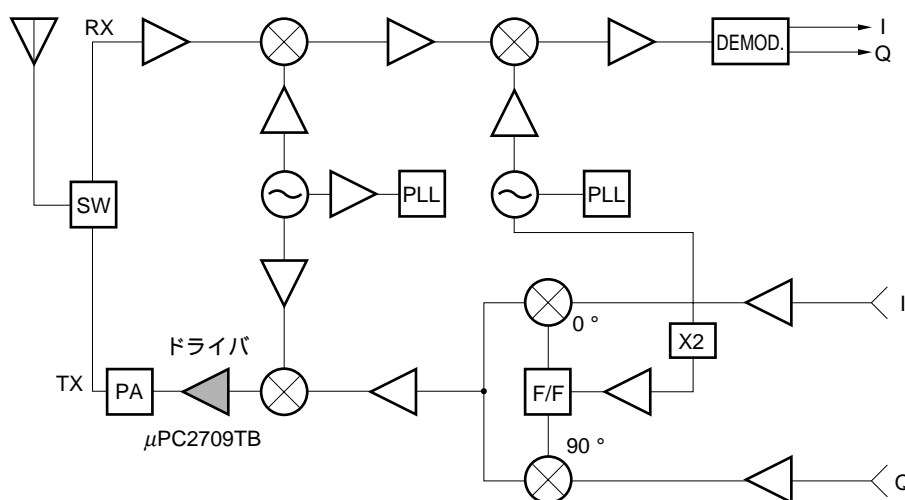
注意 ミニモールド品と小型ミニモールド品は外形サイズのみで区別する。

システム応用例

DBSコンバータの例



900 MHz, 1.5 GHz帯デジタル・セルラ基地局の例



端子説明

端子番号	端子名称	印加電圧 (V)	端子電圧 (V) ^注	機能説明および使用法	内部等価回路
1	INPUT	—	1.05	入力端子です。抵抗による50 Ωマッチング回路を内蔵しているため広帯域で50 Ω接続が可能です。また、 h_{FE} と抵抗のばらつきを相殺する目的でマルチ帰還回路を採用しています。カップリング・コンデンサを接続し、DCカットしてください。	
4	OUTPUT	インダクタにより V_{CC} と同一電圧	—	出力端子です。本端子と V_{CC} 端子との間にインダクタを外付けで接続して内部出力段トランジスタに電流を供給してください。	
6	V_{CC}	4.5 ~ 5.5	—	電源電圧端子です。バイパス・コンデンサを接続し、高周波インピーダンスを小さくしてください。	
2	GND	0	—	グランド端子です。	
3				グランド・パターンに接続してください。グランド・パターンは最小インピーダンスとなるよう十分広くとってください。なお、各ピンのインピーダンス差が生じないようにパターンをつなげてください。	
5				グランド・パターンに接続してください。グランド・パターンは最小インピーダンスとなるよう十分広くとってください。なお、各ピンのインピーダンス差が生じないようにパターンをつなげてください。	

注 端子電圧は $V_{CC} = 5.0 V$ の値

絶対最大定格

項目	略号	条件	定格	単位
電源電圧	V _{CC}	T _A = +25 , 4ピン, 6ピン	6	V
Total回路電流	I _{CC}	T _A = +25	60	mA
★ パッケージ許容損失	P _D	50×50×1.6 mm全銅箔両面ガラス・エポキシ 基板実装時 (T _A = +85)	270	mW
動作周囲温度	T _A		- 40 ~ + 85	
保存温度範囲	T _{stg}		- 55 ~ + 150	
入力電力	P _{in}	T _A = +25	+ 10	dBm

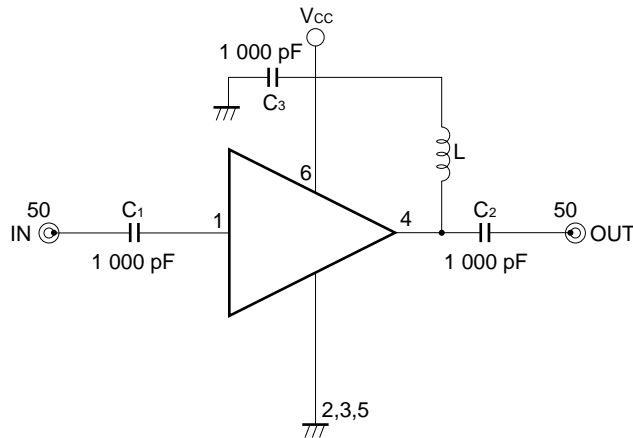
推奨動作範囲

項目	略号	MIN.	TYP.	MAX.	単位	備考
電源電圧	V _{CC}	4.5	5.0	5.5	V	4ピン, 6ピンは同一電圧のこと
動作周囲温度	T _A	- 40	+ 25	+ 85		

電気的特性 (T_A = +25 , V_{CC} = V_{out} = 5.0 V, Z_s = Z_L = 50 Ω)

項目	略号	条件	MIN.	TYP.	MAX.	単位
回路電流	I _{CC}	無信号時	19	25	32	mA
電力利得	G _P	f = 1 GHz	21.0	23.0	26.5	dB
飽和出力電力	P _{O(sat)}	f = 1 GHz, P _{in} = 0 dBm	+ 9.0	+ 11.5	—	dBm
雑音指数	NF	f = 1 GHz	—	5.0	6.5	dB
上限動作周波数	f _u	0.1 GHzのゲインより3 dBダウン	2.0	2.3	—	GHz
アイソレーション	ISL	f = 1 GHz	26	31	—	dB
入力側リターン・ロス	RL _{in}	f = 1 GHz	7	10	—	dB
出力側リターン・ロス	RL _{out}	f = 1 GHz	7	10	—	dB
ゲイン・フラットネス	Δ G _P	f = 0.1 ~ 1.8 GHz	—	± 1.0	—	dB

測定回路図



電気的特性測定部品表

	形状	値
C ₁ , C ₂	バイパス・ティ	1 000 pF
C ₃	貫通コンデンサ	1 000 pF
L	バイパス・ティ	1 000 nH

応用使用部品例

	形状	値	使用周波数
C ₁ ~ C ₃	チップ・コンデンサ	1 000 pF	100 MHz以上
L	チップ・インダクタ	300 nH	10 MHz以上
		100 nH	100 MHz以上
		10 nH	1.0GHz以上

出力側へのインダクタ付加について

本ICは内部出力段トランジスタに約20 mA供給することにより中出力が得られるように設計されています。そこでV_{cc}端子（6ピン）と出力端子（4ピン）間にインダクタを接続してください。インダクタンスの値としてはたとえば100 nHの大きなものを選んでください。

このようにインダクタを接続する目的は、DC的な効果と、AC的な効果を意図しています。DC的には出力段の電圧降下を最小にしながら出力段トランジスタへのDCバイアス印加を可能にし、高い出力を得ます。AC的には出力端子からインダクタンスでGNDに落としているのと同じで、この値を大きくすることによりハイ・インピーダンス負荷になり、十分なゲインを得ています。

インダクタンスの値を決定するポイントは上記のことから、高い周波数や低い周波数の範囲までを必要とする場合はインダクタンスを充分大きくすることです。本製品の特性評価では約1 000 nHの値を用いており、規格限界までの広帯域動作を確認しています。実際の使用については応用使用部品例を参照してください。

V_{cc}端子、入力端子へのコンデンサの決定について

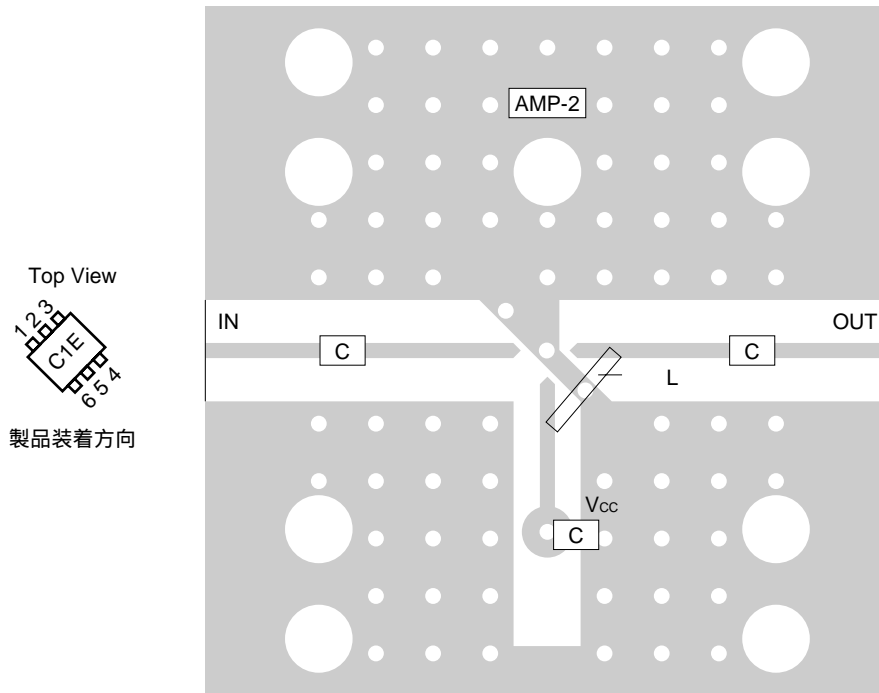
V_{cc}端子へのバイパス・コンデンサ、入出力のカップリング・コンデンサはいずれも1 000 pF程度の値をご使用ください。

V_{cc}端子へバイパス・コンデンサを接続する目的は、V_{cc}端子とGND間のインピーダンスを0 Ωに近づけるためです。これにより、電源電圧変動に対し、安定したバイアス状態にすることができます。

入出力端子へカップリング・コンデンサを接続する目的は、入出力端子と外付け回路をDC的にカットするためです。50 Ωの負荷に対してインピーダンスが十分低くなるように設定します。このコンデンサがハイパス・フィルタとなり、DCまでの低い周波数をロスさせる訳です。

本製品の特性評価では100 MHz以上のゲインをフラットにした場合の周波数特性を確認するために1 000 pFを用いています。（実測上は1 000 pFで約10 MHz程度までのフラットゲインが得られています。10 MHzより低い周波数範囲を含む帯域で使用する場合は $f_c = 1/(2\pi RC)$ の関係から各コンデンサの値を大きくしてください。）

測定回路のプリント基板例



部品表

	値
C	1 000 pF
L	300 nH

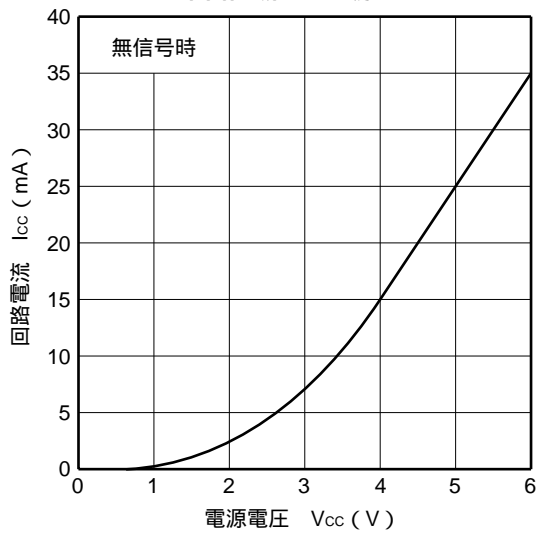
基板例注釈

- (* 1) 30 × 30 × 0.4 mmポリイミド板に両面35 μm厚銅パターンニング
- (* 2) 裏面グランド・パターン
- (* 3) パターンニング面は半田メッキ
- (* 4) はスルー・ホール

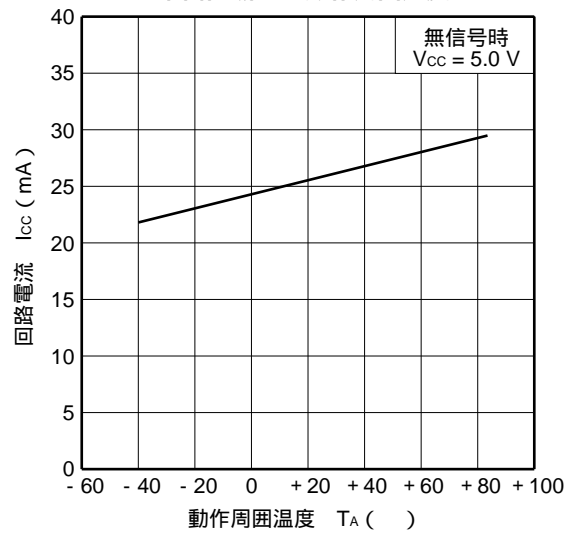
本ICの使い方の詳細についてはアプリケーション・ノート「シリコン中出力高周波増幅器MMICの使い方と応用」(P12152J)をご参照ください。

特性曲線 (特に指定のないかぎり, $T_A = +25$)

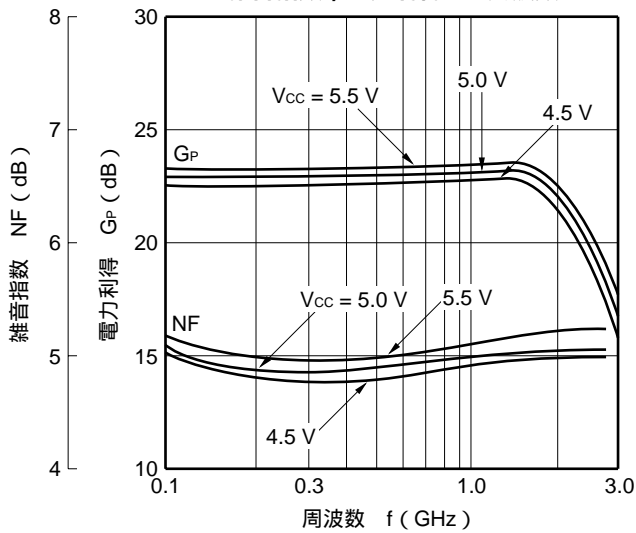
回路電流 vs. 電源電圧



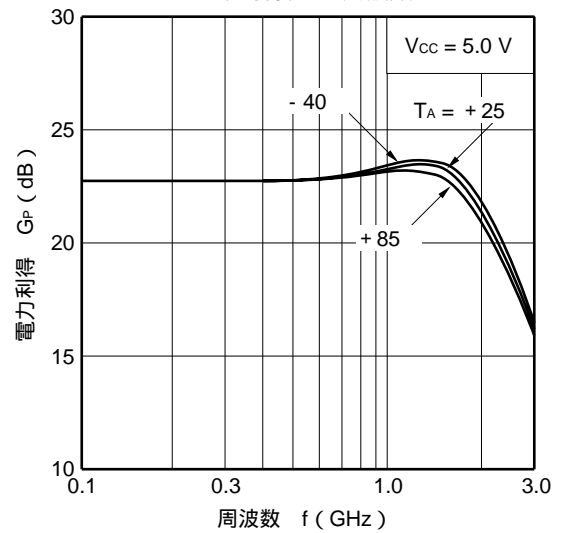
回路電流 vs. 動作周囲温度



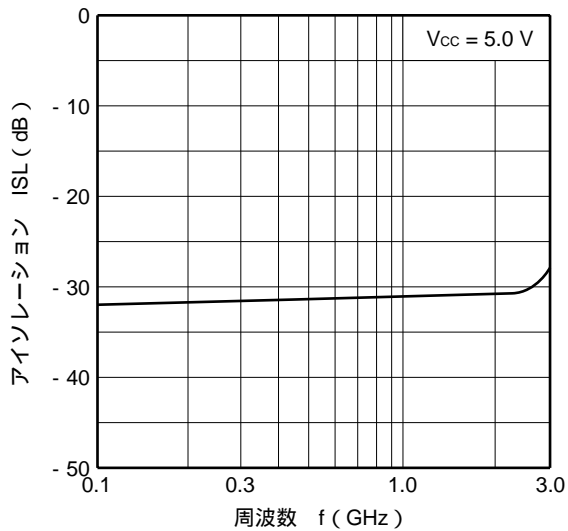
雑音指数, 電力利得 vs. 周波数



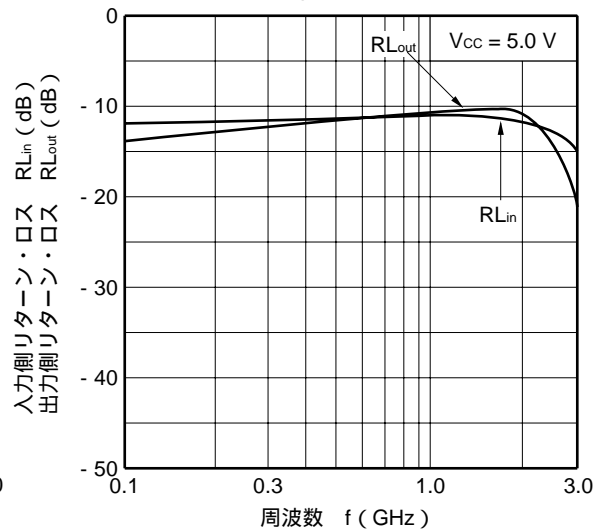
電力利得 vs. 周波数

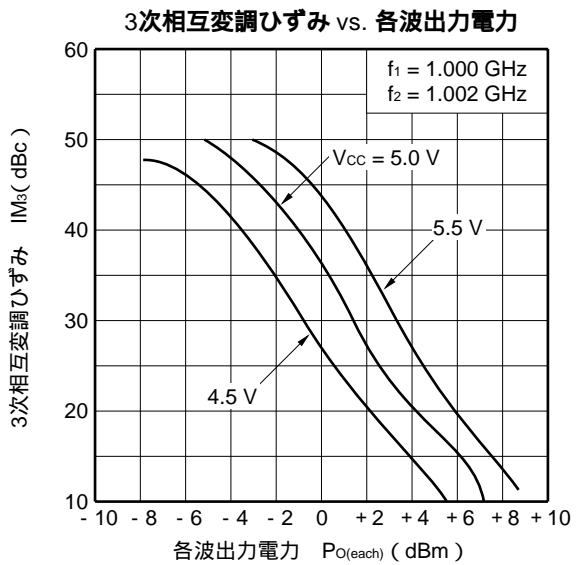
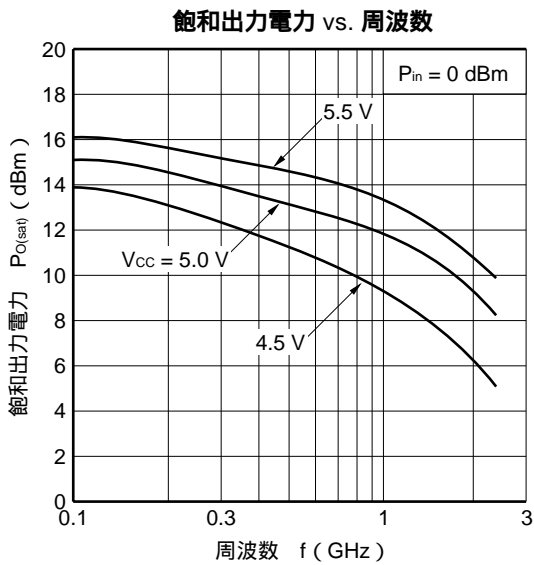
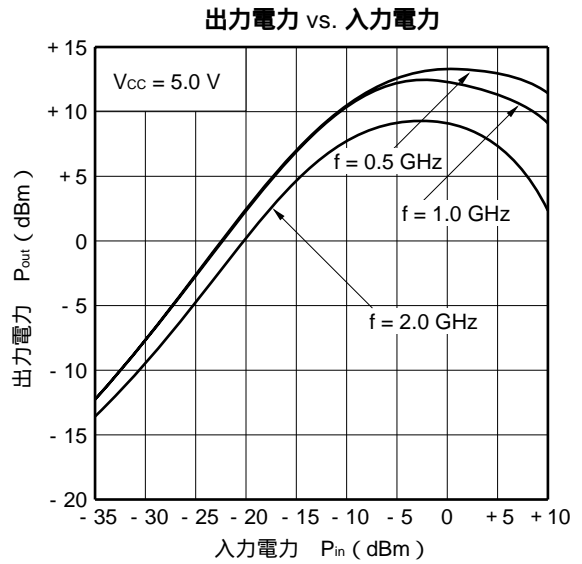
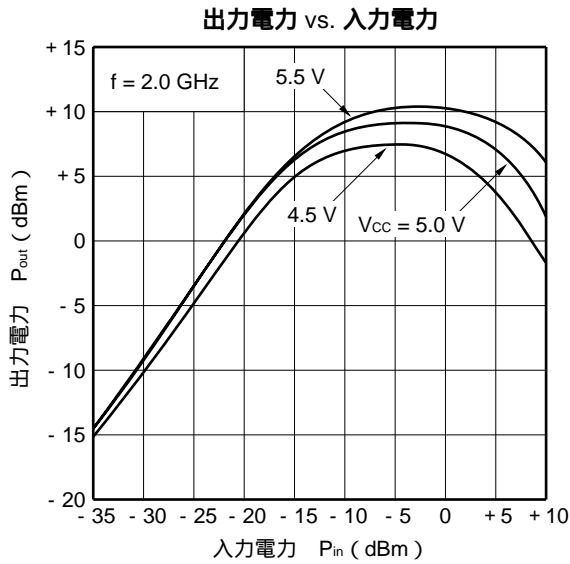
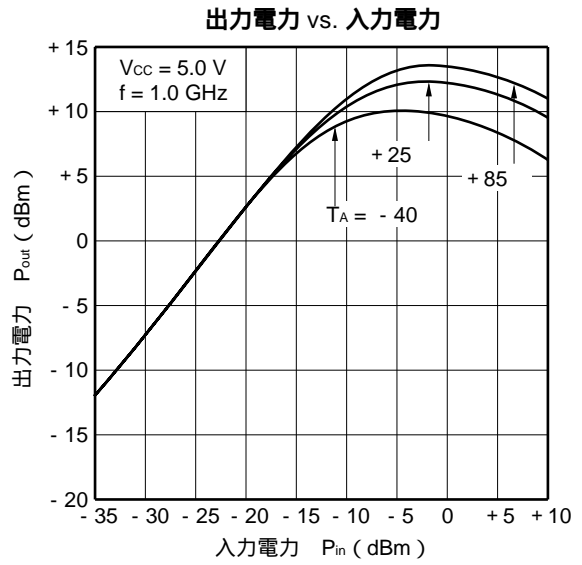
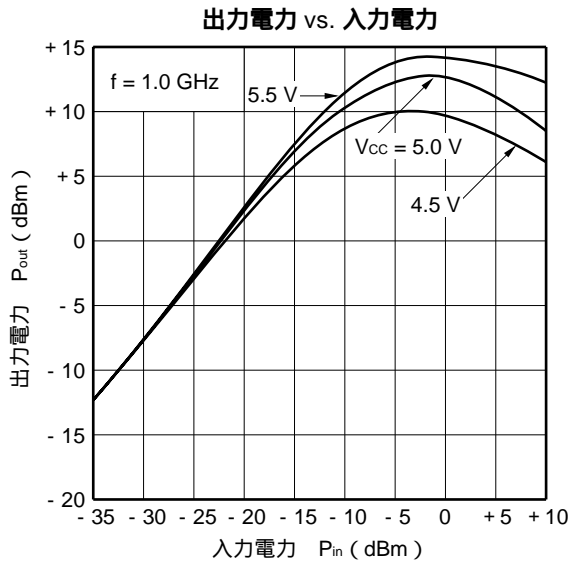


アイソレーション vs. 周波数



入力側リターン・ロス, 出力側リターン・ロス vs. 周波数

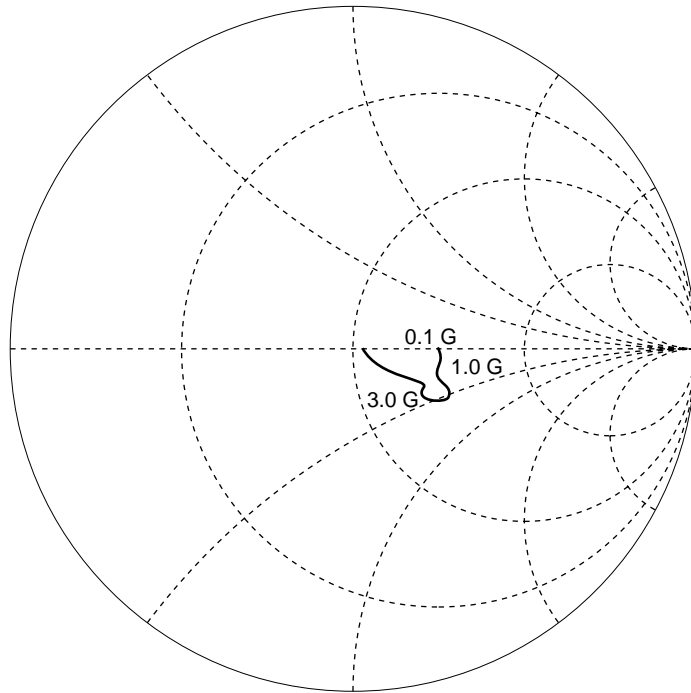




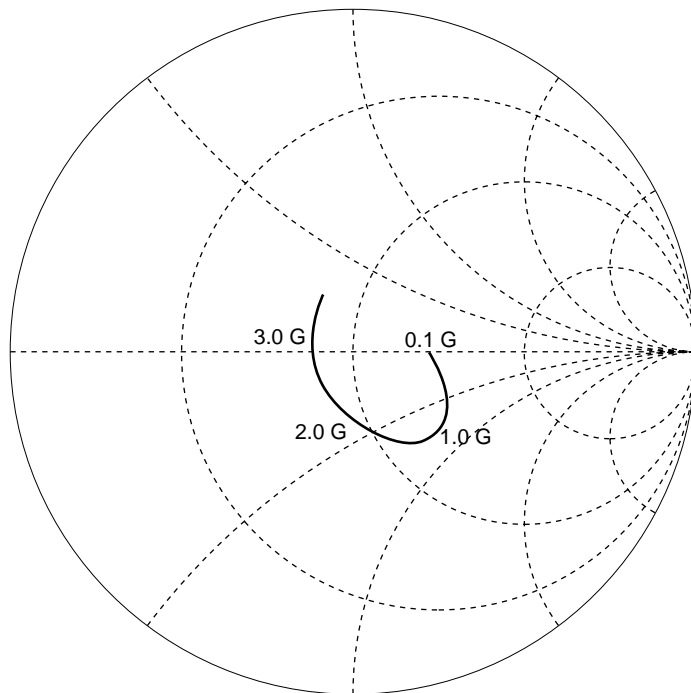
備考 グラフ中の値は参考値を示します。

Sパラメータ ($T_A = +25$, $V_{CC} = V_{out} = 5.0\text{ V}$)

S₁₁-周波数



S₂₂-周波数



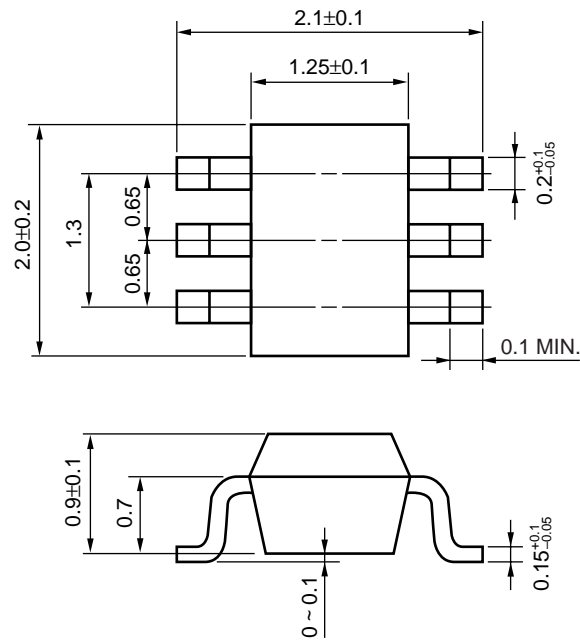
Sパラメータ参考値 (TA = +25)

VCC = Vout = 5.0 V, ICC = 26 mA

FREQUENCY MHz	S ₁₁		S ₂₁		S ₁₂		S ₂₂		K
	MAG.	ANG.	MAG.	ANG.	MAG.	ANG.	MAG.	ANG.	
100.0000	0.227	0.2	13.698	- 4.5	0.027	- 1.0	0.196	0.9	1.37
200.0000	0.239	1.0	13.724	- 9.6	0.027	3.1	0.207	2.2	1.36
300.0000	0.245	2.9	13.830	- 14.5	0.026	4.7	0.212	4.1	1.38
400.0000	0.244	2.5	13.998	- 19.9	0.027	7.8	0.223	3.4	1.32
500.0000	0.243	1.5	14.109	- 25.0	0.026	9.8	0.234	2.1	1.33
600.0000	0.247	- 1.5	14.246	- 30.4	0.027	11.9	0.252	- 0.4	1.26
700.0000	0.265	- 3.2	14.538	- 35.5	0.028	13.6	0.270	- 2.3	1.20
800.0000	0.284	- 3.6	14.703	- 41.3	0.028	14.9	0.287	- 4.6	1.15
900.0000	0.301	- 3.3	15.051	- 47.0	0.028	17.2	0.298	- 7.4	1.10
1000.0000	0.305	- 2.4	15.331	- 53.5	0.029	18.8	0.309	- 11.9	1.05
1100.0000	0.299	- 3.2	15.605	- 60.0	0.029	20.9	0.322	- 17.1	1.04
1200.0000	0.300	- 6.3	15.773	- 66.7	0.029	22.5	0.336	- 21.5	1.01
1300.0000	0.314	- 10.3	16.152	- 74.0	0.030	23.8	0.353	- 24.8	0.95
1400.0000	0.328	- 14.4	16.282	- 81.0	0.030	26.1	0.353	- 28.8	0.93
1500.0000	0.354	- 17.3	16.337	- 89.3	0.032	25.6	0.368	- 35.5	0.86
1600.0000	0.359	- 19.5	16.370	- 96.5	0.031	26.8	0.370	- 41.8	0.86
1700.0000	0.373	- 22.1	16.256	- 104.5	0.033	28.0	0.382	- 46.9	0.81
1800.0000	0.371	- 26.8	15.977	- 112.7	0.032	29.3	0.381	- 52.8	0.83
1900.0000	0.379	- 31.1	15.529	- 120.5	0.033	31.3	0.378	- 57.8	0.83
2000.0000	0.386	- 36.0	15.307	- 128.1	0.034	31.0	0.373	- 64.1	0.82
2100.0000	0.387	- 39.5	14.745	- 135.9	0.033	32.2	0.366	- 70.8	0.85
2200.0000	0.374	- 43.8	14.212	- 143.7	0.033	30.5	0.363	- 78.1	0.90
2300.0000	0.360	- 48.7	13.633	- 151.3	0.033	33.9	0.353	- 83.0	0.94
2400.0000	0.339	- 55.4	12.846	- 158.7	0.032	35.5	0.331	- 90.0	1.06
2500.0000	0.338	- 62.0	11.990	- 165.5	0.033	38.0	0.318	- 95.6	1.11
2600.0000	0.334	- 66.0	11.265	- 172.1	0.033	39.1	0.304	- 102.5	1.20
2700.0000	0.330	- 69.0	10.560	- 177.8	0.033	40.8	0.295	- 108.3	1.25
2800.0000	0.311	- 69.9	9.942	176.2	0.033	43.5	0.282	- 113.7	1.36
2900.0000	0.291	- 72.5	9.432	171.3	0.035	44.9	0.267	- 118.6	1.40
3000.0000	0.258	- 76.5	8.818	166.5	0.035	47.4	0.246	- 125.1	1.55
3100.0000	0.240	- 80.6	8.353	161.9	0.035	53.4	0.225	- 131.2	1.64

★ 外形図

6ピン小型ミニモ - ルド (単位 : mm)



使用上の注意事項

- (1) 本製品は高周波プロセスを用いていますので、静電気などの過大入力にご注意ください。
- (2) グランド・パターンは極力広く取り、接地インピーダンスを小さくしてください(異常発振の防止のため)。とくにグランド端子はインピーダンス差が生じないようにパターンをつなげてください。
- (3) Vcc端子にはバイパス・コンデンサを挿入してください。
- (4) 出力端子とVcc端子間にインダクタ(L)を挿入してください。インダクタンス値は使用周波数に応じて決定してください。
- (5) 各信号入出力端子はそれぞれカップリング・コンデンサ等でDCカットしてください。

半田付け推奨条件

本製品の半田付け実装は、下表の推奨条件で実施願います。

なお、推奨条件以外の半田付け方式および半田付け条件については、販売員にご相談ください。

半田付け方式	半田付け条件	推奨条件記号
赤外線リフロ	パッケージ・ピーク温度：235 ，時間：30秒以内（210 以上），回数：3回 制限日数：なし ^注	IR35-00-3
VPS	パッケージ・ピーク温度：215 ，時間：40秒以内（200 以上），回数：3回 制限日数：なし ^注	VP15-00-3
ウェーブ・ソルダーリング	半田槽温度：260 以下，時間：10秒以内，回数：1回 制限日数：なし ^注	WS60-00-1
端子部分加熱	端子部温度：300 以下，時間：3秒以内（デバイス一辺あたり） 制限日数：なし ^注	-

注 ドライパック開封後の保管日数で、保管条件は25 ，65%RH以下。

注意 半田付け方式の併用はお避けください(ただし、端子部分加熱方式は除く)。

実装の方法および注意事項に関しましてはインフォメーション資料「半導体デバイス実装マニュアル」(C10535J)をご参照願います。

〔メモ〕

〔メモ〕

〔メモ〕

NESATはNEC Silicon Advanced Technologyの略でNECの商標です。

- 本資料の内容は予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。
- 文書による当社の承諾なしに本資料の転載複製を禁じます。
- 本資料に記載された製品の使用もしくは本資料に記載の情報の使用に際して、当社は当社もしくは第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。上記使用に起因する第三者所有の権利にかかわる問題が発生した場合、当社はその責を負うものではありませんのでご了承ください。
- 本資料に記載された回路、ソフトウェア、及びこれらに付随する情報は、半導体製品の動作例、応用例を説明するためのものです。従って、これら回路・ソフトウェア・情報をお客様の機器に使用される場合には、お客様の責任において機器設計をしてください。これらの使用に起因するお客様もしくは第三者の損害に対して、当社は一切その責を負いません。
- 当社は品質、信頼性の向上に努めていますが、半導体製品はある確率で故障が発生します。当社半導体製品の故障により結果として、人身事故、火災事故、社会的な損害等を生じさせない冗長設計、延焼対策設計、誤動作防止設計等安全設計に十分ご注意願います。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定して頂く「特定水準」に分類しております。また、各品質水準は以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認の上ご使用願います。
 標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
 特別水準：輸送機器（自動車、列車、船舶等）、交通用信号機器、防災／防犯装置、各種安全装置、生命維持を直接の目的としない医療機器
 特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等
 当社製品のデータ・シート／データ・ブック等の資料で、特に品質水準の表示がない場合は標準水準製品であることを表します。当社製品を上記の「標準水準」の用途以外でご使用をお考えのお客様は、必ず事前に当社販売窓口までご相談頂きますようお願い致します。

M7 98.8

— お問い合わせ先 —

【技術的なお問い合わせ先】

NEC半導体テクニカルホットライン
 (電話：午前 9:00～12:00、午後 1:00～5:00)

電話 : 044-435-9494
 FAX : 044-435-9608
 E-mail : s-info@saed.tmg.nec.co.jp

【営業関係お問い合わせ先】

第一販売事業部	第二販売事業部	第三販売事業部
東京 (03)3798-6106, 6107, 6108	東京 (03)3798-6110, 6111, 6112	東京 (03)3798-6151, 6155, 6586, 1622, 1623, 6156
名古屋 (052)222-2375	立川 (042)526-5981, 6167	水戸 (029)226-1702
大阪 (06)6945-3178, 3200, 3208, 3212	松本 (0263)35-1662	広島 (082)242-5504
仙台 (022)267-8740	静岡 (054)254-4794	高崎 (027)326-1303
郡山 (024)923-5591	金沢 (076)232-7303	鳥取 (0857)27-5313
千葉 (043)238-8116	松山 (089)945-4149	太田 (0276)46-4014
		名古屋 (052)222-2170, 2190
		福岡 (092)261-2806

【資料の請求先】

上記営業関係お問い合わせ先またはNEC特約店へお申しつけください。

【インターネット電子デバイス・ニュース】

NECエレクトロニクスデバイスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.ic.nec.co.jp/>