

アプリケーション・ノート（暫定）

NEC

V850E/IF3, V850E/IG3

32ビット・シングルチップ・マイクロコントローラ

サンプル・プログラム 低電圧検出回路（LVI）機能編

V850E/IF3 :

μPD70F3451

μPD70F3452

V850E/IG3 :

μPD70F3453

μPD70F3454

資料番号 U18739JJ1V0AN00（第1版）

発行年月 July 2007 NS

© NEC Electronics Corporation 2007

〔メモ〕

目次要約

第1章 低電圧検出割り込み要求信号 ...	11
-----------------------	----

入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。

CMOSデバイスの入力ノイズなどに起因して、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定な場合はもちろん、 V_{IL} (MAX.) から V_{IH} (MIN.) までの領域を通過する遷移期間中にチャタリングノイズ等が入らないようご使用ください。

未使用入力の処理

CMOSデバイスの未使用端子の入力レベルは固定してください。

未使用端子入力については、CMOSデバイスの入力に何も接続しない状態で動作させるのではなく、プルアップかプルダウンによって入力レベルを固定してください。また、未使用の入出力端子が出力となる可能性（タイミングは規定しません）を考慮すると、個別に抵抗を介して V_{DD} または GND に接続することが有効です。

資料中に「未使用端子の処理」について記載のある製品については、その内容を守ってください。

静電気対策

MOSデバイス取り扱いの際は静電気防止を心がけてください。

MOSデバイスは強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジン・ケース、または導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。

また、MOSデバイスを実装したボードについても同様の扱いをしてください。

初期化以前の状態

電源投入時、MOSデバイスの初期状態は不定です。

電源投入時の端子の出力状態や入出力設定、レジスタ内容などは保証しておりません。ただし、リセット動作やモード設定で定義している項目については、これらの動作ののちに保証の対象となります。

リセット機能を持つデバイスの電源投入後は、まずリセット動作を実行してください。

電源投入切断順序

内部動作および外部インタフェースで異なる電源を使用するデバイスの場合、原則として内部電源を投入した後に外部電源を投入してください。切断の際には、原則として外部電源を切断した後に内部電源を切断してください。逆の電源投入切断順により、内部素子に過電圧が印加され、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源投入切断シーケンス」についての記載のある製品については、その内容を守ってください。

電源OFF時における入力信号

当該デバイスの電源がOFF状態の時に、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。

資料中に「電源OFF時における入力信号」についての記載のある製品については、その内容を守ってください。

注意：本製品は、Silicon Storage Technology, Inc.からライセンスを受けたSuperFlash®を使用しています。

SuperFlashは、米国Silicon Storage Technology, Inc.の米国、日本などの国における登録商標です。

- 本資料は、この製品の企画段階で作成していますので、予告なしに内容を変更することがあります。また本資料で扱う製品の製品化を中止することがあります。
- 文書による当社の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に掲載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

はじめに

- 注 意**
1. このアプリケーション・ノートでは、V850E/IG3を代表マイコンとして用いた場合で記述しています。V850E/IF3を使用する場合は、このアプリケーション・ノートを参考にしてください。
 2. このアプリケーション・ノートで使用するプログラムは、NECエレクトロニクスのホーム・ページ (<http://www.necel.co.jp/>) のサンプル・プログラムのページ (<http://www.necel.com/micro/ja/designsupports/sampleprogram/index.html>) よりダウンロードしてください。
 3. サンプル・プログラムはあくまで参考用のものであり、当社がこの動作を保証するものではありません。サンプル・プログラムを使用する場合、ユーザのセット上で十分な評価をしたうえで使用してください。
 4. サンプル・プログラムを使用する場合は、次のスタートアップ・ファイル、リンク・ディレクティブ・ファイルを参照し、必要に応じて修正してください。
 - ・ スタートアップ・ファイル : ig3_start.s
 - ・ リンク・ディレクティブ・ファイル : ig3_link.dir

対 象 者 このアプリケーション・ノートは、V850E/IF3 (μ PD70F3451, 70F3452), V850E/IG3 (μ PD70F3453, 70F3454) の機能を理解し、それらを使用した応用システムを設計するユーザを対象とします。

目 的 このアプリケーション・ノートは、V850E/IF3, V850E/IG3製品の基礎的な機能について、応用プログラムを用いてユーザに理解していただくことを目的とします。

読 み 方 このマニュアルの読者には、電気、論理回路、およびマイクロコントローラに関する一般知識を必要とします。

ハードウェア機能の詳細（特にレジスタ機能とその設定方法など）、および電気的特性を知りたいとき別冊のV850E/IF3, V850E/IG3 **ユーザズ・マニュアル ハードウェア編**を参照してください。

命令機能の詳細を理解しようとするとき

別冊のV850E1 **ユーザズ・マニュアル アーキテクチャ編**を参照してください。

- 凡 例 データ表記の重み：左が上位桁，右が下位桁
- アクティブ・ロウの表記： $\overline{\text{xxx}}$ （端子，信号名称に上線）
- メモリ・マップのアドレス：上部 - 上位，下部 - 下位
- 注：本文中に付けた注の説明
- 注意：気を付けて読んでいただきたい内容
- 備考：本文の補足説明
- 数の表記：2進数 ... xxxxまたはxxxxB
- 10進数 ... xxxx
- 16進数 ... xxxxH
- 2のべき数を示す接頭語（アドレス空間，メモリ容量）：
- K（キロ）... $2^{10} = 1024$
- M（メガ）... $2^{20} = 1024^2$
- G（ギガ）... $2^{30} = 1024^3$

関数一覧表は次のように構成されています。

テーマ

【機能】	テーマの説明
【関数名】	サンプル関数の名前
【引き数】	引き数の型と概要
【処理内容】	サンプル関数の処理内容
【使用SFR】	レジスタ名と設定内容
【call関数】	呼び出し関数の名前と機能
【変数】	サンプル関数での使用変数の型，名前，概要
【割り込み】	関数名
【割り込み要因】	名称
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	関数使用上の注意。使い方

割り込み関数

【関数名】	割り込み関数の名前
【処理内容】	割り込み関数の処理内容
【使用SFR】	割り込み名と発生条件
【call関数】	なし
【変数】	変数名，機能
【ファイル名】	対応するサンプル・プログラム・ファイル名
【注意事項】	なし

関連資料 関連資料は暫定版の場合がありますが、この資料では「暫定」の表示をしておりません。あらかじめご了承ください。

V850E/IF3, V850E/IG3に関する資料

資料名	資料番号
V850E1 ユーザーズ・マニュアル アーキテクチャ編	U14559J
V850E/IF3, V850E/IG3 ユーザーズ・マニュアル ハードウェア編	U18279J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (UARTA) 編	U18723J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (UARTB) 編	U18724J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (CSIB) 編	U18725J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム シリアル通信 (I ² C) 編	U18726J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム DMA機能編	U18727J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマM編	U18728J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム ウォッチドッグ・タイマ編	U18729J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマAA編	U18730J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマAB編	U18731J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム タイマT編	U18732J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム ポート機能編	U18733J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム クロック・ジェネレータ編	U18734J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム スタンバイ機能編	U18735J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム 割り込み機能編	U18736J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム A/Dコンバータ0, 1編	U18737J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム A/Dコンバータ2編	U18738J
V850E/IF3, V850E/IG3 アプリケーション・ノート サンプル・プログラム 低電圧検出回路 (LVI) 機能編	このマニュアル
V850E/IF3, V850E/IG3 アプリケーション・ノート タイマAB, タイマQオプション, タイマAA, A/Dコンバータ0, 1による6相PWM出力制御編	U18717J

目 次

第1章 低電圧検出割り込み要求信号 ...	11
-----------------------	----

第1章 低電圧検出割り込み要求信号

【機能】 低電圧検出回路 (LVI) を使用して低電圧の検出により割り込みを実現させます。

【関数名】 lvi_main

【引き数】 なし

【処理内容】 初期設定関数を呼び出し、割り込みの各設定を行います。
割り込みを許可します。

【使用SFR】 なし

【call関数】 lvi_set, lvi_clear

【変数】 なし

【割り込み】 int_lvi_low, int_lvi_high

【割り込み要因】 INTLVIL, INTLVIH

【ファイル名】 lvi.c

【注意事項】 なし

【関数名】 lvi_set

【処理内容】 低電圧検出動作を許可します。

【使用SFR】 LVIS : 0x00 (低電圧検出レベルを $4.4\text{V} \pm 0.2\text{V}$ に指定)
LVIM.LVIMD : 0 (電源電圧 < 検出電圧時に割り込み要求信号 INTLVIL を発生,
電源電圧 > 検出電圧時に割り込み要求信号 INTLVIH を発生
に指定)
LVIM.LVION : 1 (低電圧検出動作許可)

【call関数】 なし

【変数】 なし

【ファイル名】 lvi.c

【注意事項】 なし

【関 数 名】 lvi_clear
【処 理 内 容】 低電圧検出を禁止します。
【使 用 S F R】 LVIM.LVION : 0 (低電圧検出動作禁止)
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 lvi.c
【注 意 事 項】 なし

割り込み関数

【関 数 名】 int_lvi_low
【処 理 内 容】 電源電圧 < 検出電圧時に割り込み処理
【使 用 S F R】 なし
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 lvi.c
【注 意 事 項】 低電圧検出レベル付近で電源変動があるときは ,LVIHIC, LVILIC レジスタのクリア処理が必要な場合があります。

【関 数 名】 int_lvi_high
【処 理 内 容】 電源電圧 > 検出電圧時に割り込み処理
【使 用 S F R】 なし
【call 関数】 なし
【変 数】 なし
【フ ァ イ ル 名】 lvi.c
【注 意 事 項】 低電圧検出レベル付近で電源変動があるときは ,LVIHIC, LVILIC レジスタのクリア処理が必要な場合があります。

図1 - 1 低電圧検出割り込み要求信号 (1/2)

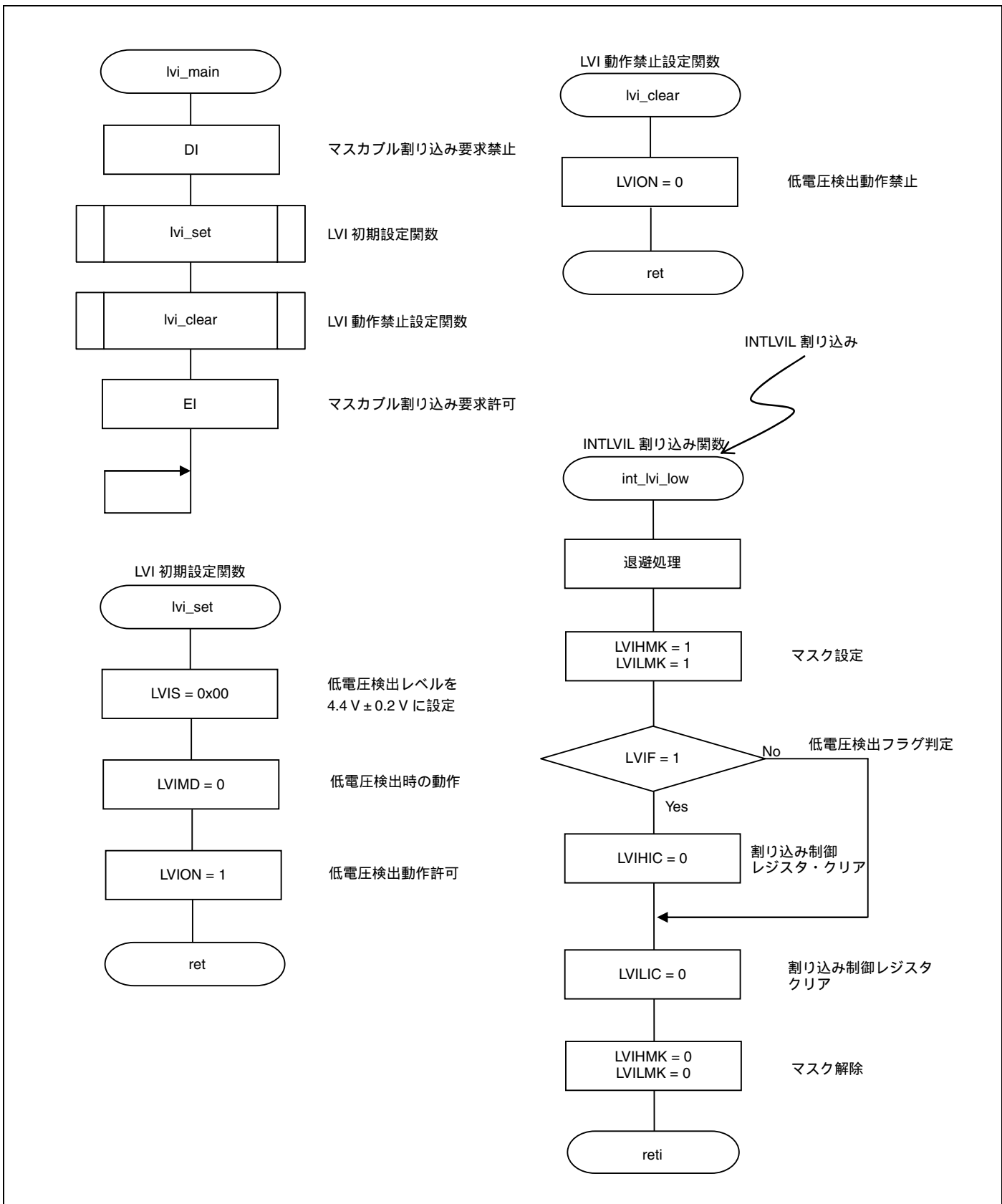
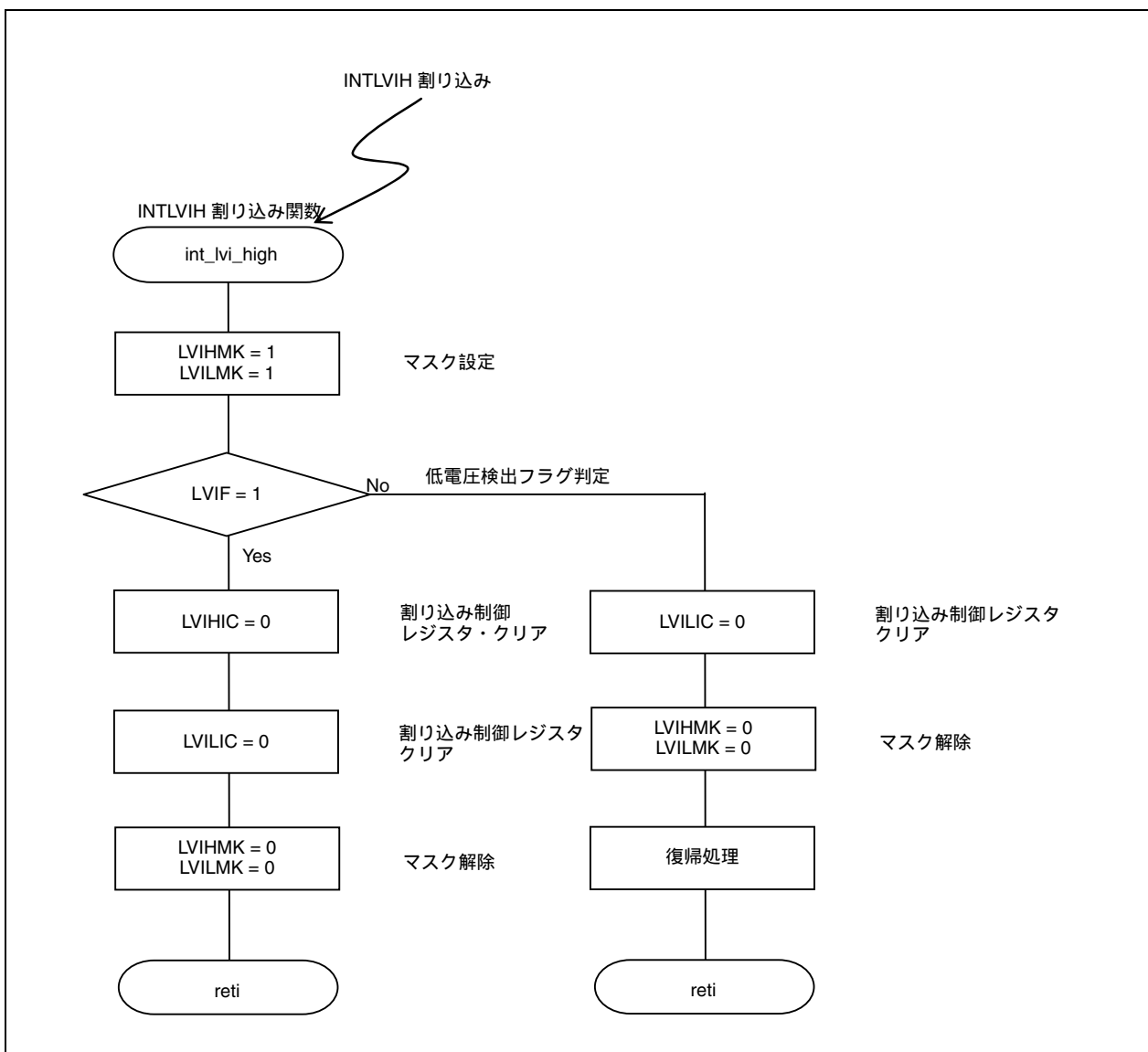


図1 - 1 低電圧検出割り込み要求信号 (2/2)



【発 行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

—— お問い合わせ先 ——

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係，技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00，午後 1:00～5:00)

電 話 : 044-435-9494

E-mail : info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか，NECエレクトロニクスの販売特約店へお申し付けください。
